



# ザイリンクス生産性アドバンテージ プログラム

必要なものすべてが1つのパッケージに集約

複雑なデザインを目指して高性能プログラマブル ロジック デザインを開発するには、高性能デバイス以上に経験豊富なエンジニアが求められます。設計チームに必要な要素は、トレーニング、知的財産 (IP) およびチームワークの効率化を図るサポート システムです。チームの全デザイナーに適切なソフトウェアを完備していますか?必要な時に適切なサービスにアクセスしていますか?

ザイリンクス生産性アドバンテージ (XPA) プログラムこそが成功への鍵。ザイリンクスのプログラマブル ロジック デバイスを最大限に活用するために必要な要素が1つのパッケージに集約され、生産性の向上を目指します。



## 生産性向上への最短距離

このXPA プログラムは、ソフトウェア、IP、サポート、およびサービスが1つのパッケージに集約されたお得なプログラムです。時間とコストが削減できるだけでなく、デザイン リスクの軽減、また生産性の向上が実現します。経験豊富なエンジニアのサポートと最先端ツールで完璧なデザインを目指す方には、このザイリンクス生産性アドバンテージ(XPA)プログラムを推奨します。

### XPA プログラムについて:

- 生産性および収益性を向上:** 必要なソフトウェアおよびサービスが完備されているため、短時間で効率的な設計を行うことができます。最良の製品をすばやく市場投入することで生産性が向上します。
- コスト削減:** フローの効率化により、不必要な人件費および管理費を削減できます。このパッケージには設計に必要なすべてのものが含まれているため、すぐに設計を開始できます。また、購入手続きも1度で完了するため、事務処理の時間を削減することもできます。
- デザイン リスクの軽減:** ザイリンクスのエンジニアがソフトウェアのフローに基づいて、新しいデザイン開発を初歩からサポートします。ウェブ上のテクニカル サポートもご利用いただけます。

# ザイリンクス ソリューション

## XPA プログラムの内容 :

### サポート サービス - 迅速な対応

- Titanium テクニカル サービスでは、お客様のデザインチームへザイリンクスから専任デザイン エンジニアを派遣します。オンサイトまたは電話など、あらゆる方法でお客様をサポートし、短時間でタイミング クロージャの達成およびデザイン フィットを行うためのアドバイスを提供します。

[www.xilinx.co.jp/support/gsd](http://www.xilinx.co.jp/support/gsd)



**Xilinx Global Services**  
*Finish Faster*

Support

Services

### トレーニング - 短時間で確実な知識習得

- カスタマ トレーニング-XPA プログラムに含まれるトレーニング クレジットを使用して、ザイリンクスおよび販売代理店主催のコース、プライベート オンサイト コース、または録音版Webセミナーを受講できます。
- さまざまな知識レベルに対応したコース・ツール フロー (初級)、知識の実践 (中級)、高速/高集積デザイン (上級)
- FPGA デザイン、DSP、高速デザイン、およびエンベデッドシステム デザインなど、デザイン別のコースがあります。
- 経験豊富なインストラクタによる講義と演習。

[www.xilinx.co.jp/education](http://www.xilinx.co.jp/education)

ザイリンクスおよび販売  
代理店主催のコース

プライベート  
コース

オンサイト  
コース

con

Software

IP

### ISE Alliance および ISE Foundation ソフトウェア- 迅速で効果的

●容易な操作で高速かつ高集積デザインを達成するツール環境です。インクリメンタル コンパイルおよびモジュラ デザイン手法も使用可能です。

ISE Alliance	ISE Foundation
PACE および Xpower を使用するタイミングドリブン インプリメンテーションツール	ISE Allianceの内容をすべて含む完全なデザイン環境
EDA ライブラリおよび統合化	XST HDL 合成-Verilog または VHDL
CORE Generator™	回路図およびステート ダイアグラム エディタ (PC)
Constraints Editor	HDL Bencher™ (PC)
主要なザイリンクス デバイスすべてをサポート	主要なザイリンクス デバイスすべてをサポート

#### その他のオプション生産性ツール:

- DSP 作成の自動ツールである System Generator for DSP
- 内部 FPGA 信号の統合ロジックおよびバス解析を実行するChipScope™ Pro
- Verilog および VHDL用の完全なPC HDL シミュレーション環境を完備した ModelSim Xilinx Edition II
- エンベデッド プロセッサで実行するための高級言語コードの生成、変更、コンパイル、リンク、ロード、およびデバッグを行うエンベデッド ソフトウェア ツール

[www.xilinx.co.jp/ise](http://www.xilinx.co.jp/ise)

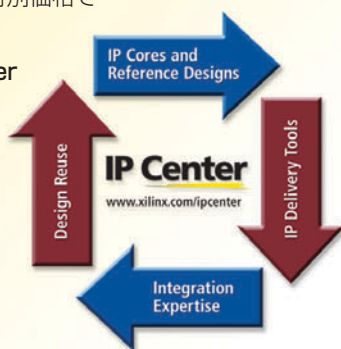


### 知的財産 (IP) – LogiCORE™ モジュールを使用して 技術的価値を追加

- 信号処理コア-システム レベル アルゴリズムをインプリメントし、高パフォーマンス プログラマブル DSP ソリューションを実現する。
- プロセッサ、コントローラ、およびペリフェラル コア-ザイリンクス エンベデッド プロセッサの能力を最大限に活用する。
- システム I/O コア-高性能プログラマブル データ バス、コントロール プレーン、およびバックプレーン アプリケーションの接続ソリューションを提供する。
- 確認済みのインターオペラビリティ

XPA プログラムにご登録いただきました方には  
Xilinx LogiCORE 製品を特別価格で  
販売しております。

[www.xilinx.co.jp/ipcenter](http://www.xilinx.co.jp/ipcenter)



## 2種類のXPA プログラム

### ●カスタム XPA プログラム

必要なソフトウェア、IP、サポート、およびサービスの選択をザイリンクスのスペシャリストと相談し、プログラム内容をカスタマイズします。

### ●XPA シート - 固定パッケージのソリューション

単一ライセンス ソリューションが必要な場合には、XPA シートと呼ばれる固定パッケージ プログラムがあります。ザイリンクス代理店より簡単にご注文いただけます。XPA シート ソリューションには次の製品/サービスが含まれます。

- ISE Alliance™ ソフトウェア (part # DS-ISE-ALI-XPA-J)  
または ISE Foundation™ ソフトウェア  
(part # DS-ISE-FND-XPA-J) のライセンスが1つ
- 5 トレーニング クレジット

## 次のステップへ

生産性の向上による低コストで速い市場化—生産性の向上を実現させるには XPA プログラムへの登録が最も簡単なステップです。詳細につきましては各代理店にお問い合わせください。

[www.xilinx.co.jp/xpa](http://www.xilinx.co.jp/xpa)



## XPA (Xilinx Productivity Advantage)

トレーニングとその他の製品をパッケージ化し契約ベースで提供しています。価格は組み合わせ/本数により変わりますので、各代理店にお問い合わせください。

パッケージ ソリューション (XPA) の対象製品	
ソフトウェア	ISE-FND-J、ISE-ALI-J、ChipScopePro、System Generator、ModelSim XE-II、EDK
IP	LogiCore IPの全製品が対象
トレーニング	ザイリンクス(株)で開催中の全コース 顧客サイトでのカスタムトレーニングも可能です
ザイリンクス社 提供のハードウェア	プログラミング用ハードウェア、各種プロトタイプボード
Titanium テクニカル サービス	技術支援サービス(有償)
パッケージ化の 適用範囲	必須製品: ISEを含む任意数のソフトウェアとトレーニングの組み合わせが必須です 任意製品: IP、ボード、サービスは任意に選択可能です

※1年間の契約商品です

販売代理店



The Programmable Logic Company. SM

### ザイリンクス株式会社

本社 〒163-1118 東京都新宿区西新宿6-22-1 新宿スクエアタワー18F  
グローバル サービス ディビジョン

TEL.03-5321-7750(代) FAX.03-5321-7763  
営業部 TEL.03-5321-7730(代) FAX.03-5321-7761

大阪営業所 〒532-0003 大阪府大阪市淀川区宮原3-4-30 ニッセイ新大阪ビル13F  
TEL.06-6150-5515(代) FAX.06-6150-5517

<http://www.xilinx.co.jp>