



設計のパフォーマンスを 最大化するISEデザインツール

Powered by ISE Fmax Technology

今日のシステム設計者は、新たな機能の統合と、デザイン速度の向上という難題に直面しています。エンジニアは、ツール統合の問題解決や、タイミング クロージャの実現、複雑なデザイン フローの学習に割く時間がほとんどありません。ISE™は、このような問題やその他デザイン上の課題を克服するソリューションとして、20万人のエンジニアに選ばれている製品です。ISEは、ザイリンクスのあらゆる主力製品 (FPGA、CPLDなど) に対応し、ロジックの設計環境に必要なツールをすべて提供します。高度な機能を提供するソフトウェアと、生産性向上を支援するオプション ツールにより、最高レベルの性能を実現し、デザイン時間を最大50%短縮します。ISEは、設計サイクルの上流から下流までのデザイン フローを提供します。つまり、業界をリードするサードパーティのEDAツールへの統合が可能で、自分のデザイン フローを特定プロジェクトのニーズに合わせてカスタマイズできます。ISE Fmax テクノロジーにより、高集積度のデザインでも、タイミング クロージャを迅速に実現できます。また、ISEのパフォーマンス アドバンテージにより、最高速のエンベデッド プロセッサとDSP信号処理の高速化、さらには業界最大の高帯域I/Oインターフェイスを実現します。

また、使いやすいビルトイン ツールとウィザードにより、I/O割り当て、電力解析、タイミング ドリブ デザイン、HDLシミュレーションを迅速かつ直感的に行うことができます。さらに、ISEのレポートとエラーメッセージはザイリンクスの優れたサポートと直結しています。



飛躍的なパフォーマンスと集積度を活用

ISE FmaxテクノロジーとVirtex™-4の組み合わせは、他社、同等製品と比べてパフォーマンスが最大70%向上しています。ISE Fmaxテクノロジーは、主に以下を提供します。

- 次世代の物理合成の最適化。これには、デザインのリタイミングや、タイミング ドリブ マッピング、グローバル最適化、配置後のロジックの最適化などの機能が含まれます。
- パフォーマンス評価モードとXplorerスクリプトは、10~37%(当社旧リリース製品比)のパフォーマンス向上を実現しています(制約がないデザインでより有効)。
- PlanAhead™デザイン解析ツールにより、速度性能を平均で30%、複雑なマルチクロック デザインでは56%も高速化します。

最小のプロジェクト コストを実現

ISEは、ロジック デザインの総コストを最小限に抑えます。

- ISEは、ニーズに合わせて以下の2つより選択いただけます。
無償ダウンロード可能なISE WebPACK™ (CPLDおよび低集積度FPGAが対象)
ISE Foundation™ (業界をリードするザイリンクスの全CPLD、全FPGAが対象)
- 競合製品に比べて無償で最大「1スピード グレード」、オプションのPlanAheadデザイン アナライザにより、最大「2スピード グレード」のパフォーマンス アドバンテージを実現します。
- 最先端のプラットフォームをサポートし、Linuxサポートでは業界唯一の無償ダウンロードが可能なデザインツールで FPGAおよびCPLDが設計できます。

迅速なデザイン設計を実現

ISEは、以下のように最も包括的なロジック デザイン ソリューションを提供します。

- マルチコアCPUを活用し、デザインの反復やデザイン ツールのプロセスを並列処理することで、プロジェクト時間を大幅に短縮します。
- オプションのChipScope™ Proが315MHzを超える速度でリアルタイムのシリコン内デバッグ機構を実現します。
- ISEのデザインに関するXilinx Education Servicesコース(導入、実践、アドバン)により、プロジェクトのさらなる短縮化を支援します。

FPGAエンジニアがナンバーワンに選んだデザイン スイート、ISEを是非ご利用ください。ISEの詳細、無償評価版のリクエスト、またはISE WebPACKの無償ダウンロードについては、www.xilinx.co.jp/iseを参照してください。



	機能	ISE WebPACK™	ISE Foundation™	
プラットフォーム		Microsoft Windows 2000/XP Red Hat Enterprise Linux 3 (32ビット)	Microsoft Windows 2000/XP Sun Solaris 2.8または2.9 Red Hat Enterprise Linux 3 (32/64ビット)	
デバイス*	Virtex™シリーズ	Virtex: XCV50 - XCV600 Virtex-E: XCV50E - XCV600E Virtex-II: XC2V40 - XC2V500 Virtex-II Pro: XC2VP2 - XC2VP7 Virtex-4: LX: XC4VLX15, XC4VLX25 SX: XC4VSX25 FX: XC4VFX12	すべて	
	Spartan™シリーズ	Spartan-II/IIIE:すべて Spartan-3: XC3S50 - XC3S1500 Spartan-3E:すべて Spartan-3L: XC3S1000L, XC3S1500L	Spartan-II/IIIE:すべて Spartan-3:すべて Spartan-3E:すべて Spartan-3L:すべて	
	CoolRunner™ XPLA3 CoolRunner-II CoolRunner-IIA		すべて	
	XC9500シリーズ		すべて	
デザイン エントリ	スケマティック エディタ		○	
	HDLエディタ		○	
	ステート ダイアグラム エディタ		Microsoft Windowsのみ	
	ザイリンクスCORE Generator™ システム		○	
	RTL & Technology Viewers		○	
	PACE(ピン配置とエリア コンストレイント エディタ)		○	
	アーキテクチャ ウィザード		○	
	サードパーティRTLチェッカーのサポート		○	
ザイリンクス System Generator for DSP		オプション		
エンベデッド システム デザイン	エンベデッド 開発 キット (EDK)		オプション	
合成	XST - Xilinx Synthesis Technology		○	
	Mentor Graphics Leonardo Spectrum		統合インターフェイス (LinuxのEDIFインターフェイス)	
	Mentor Graphics Precision RTL		統合インターフェイス	
	Mentor Graphics Precision Physical		EDIFインターフェイス	
	Synopsys DC-FPGA Compiler		EDIFインターフェイス	
	Synplify/Pro/Premier		統合インターフェイス	
	Synplicity Amplify Physical Synthesis		EDIFインターフェイス	
	ABEL		CPLD (Microsoft Windowsのみ)	
インプリメンテーション	FloorPlanner		○	
	PlanAhead™		オプション	
	タイミング ドリブン 配置・配線		○	
	インクリメンタル デザイン		○	
	タイミング改善ウィザード		○	
Xplorer		○		
プログラミング	iMPACT/System ACE™/CableServer		○	
ボード レベル インテグレーション	IBIS、STAMP、HSPICE**モデル		○	
	ELDOモデル** (MGTのみ)		○	
検証	ChipScope™ Pro		オプション	
	Graphical Testbench Editor		Microsoft Windowsのみ	
	ISE Simulator Lite		○	
	ISE Simulator	ISE Simulatorは、ISE Foundationのみのオプション デザインツールとして使用できます。		
	ModelSim® XE III Starter		○	
	ModelSim XE III		オプション	
	スタティック タイミング アナライザ		○	
	ブローフ付FPGAエディタ		○	
	ChipViewer		○	
	XPower (電力解析)		○	
	サードパーティ等価性チェックのサポート		○	
	PowerPC™およびRocketIO™用のSMARTモデル		○	
	サードパーティ製シミュレータのサポート		○	

*ザイリンクスの航空宇宙やオートモーティブ用FPGAに対するISEのサポート情報の詳細は、www.xilinx.co.jp/iseを参照してください。
 **HSPICEおよびELDOモデルは、ザイリンクスのデザインツール センター (www.xilinx.co.jp/ise) から入手できます。
 詳細情報は、www.xilinx.co.jp/iseを参照してください。

販売代理店



The Programmable Logic Company, SM

ザイリンクス株式会社

本 社 〒163-1118 東京都新宿区西新宿6-22-1 新宿スクエアタワー18F
 営 業 部 TEL.03-5321-7730(代) FAX.03-5321-7761
 マーケティング部 TEL.03-5321-7740(代) FAX.03-5321-7762

大阪営業所 〒532-0003 大阪府大阪市淀川区宮原3-4-30 ニッセイ新大阪ビル13F
 TEL.06-6150-5515(代) FAX.06-6150-5517

http://www.xilinx.co.jp

