



STMicroelectronics 社製 XC18V00 PROM のデザイン改善

PCN2004-17 (v1.1) 2004 年 10 月 25 日

製品/プロセス変更通知

概要

この通知は、イタリア、カタニアにある STMicroelectronics 社で製造されたインシステム プログラマブル コンフィギュレーション PROM である XC18V00™ ファミリのコマーシャル デバイスに関するデザイン改善について説明するものです。この通知内容は、台湾、新竹にある UMC 社で製造されたインシステム プログラマブル コンフィギュレーション PROM の XC18V00™ ファミリには影響しません。

変更内容

このデザイン改善は、アドバイザリ [CA2003-08](#) およびエラッタ [DS026-E01](#) に記載されている断続的なシンク ワードの問題に対応するものです。(注意：エラッタを参照するためには、ザイリンクス サポート ページから [MySupport](#) にご登録いただく必要があります。)

新しい ST マイクロエレクトロニクス製品は、既存の製品との適合性および機能的な互換性があります。

該当製品

この通知は、次のデバイス番号の STMicroelectronics 社製品のみに該当します。これらの製品の識別については、トレーサビリティの項目をご参照下さい。

XC18V512PC20C	XC18V01PC20C	XC18V02PC44C	XC18V04PC44C
XC18V512SO20C	XC18V01SO20C	XC18V02VQ44C	XC18V04VQ44C
XC18V512VQ44C	XC18V01VQ44C		

表 1：該当製品

キー デート

ここでお知らせする改善を含む ST マイクロエレクトロニクス社製デバイスの出荷は、2004 年 11 月 9 日より開始します。この日以降に通常の注文コードにて製品をご購入いただいた場合は、デザインの改善された製品またはこの改善を含まない製品のいずれかが出荷されます。

また、デザインの改善された製品の ST マイクロエレクトロニクス社製の認定サンプルをお試しいただくことができます。ご希望の方は、特別注文コード「ES」をご使用の上、通常の注文コードの後に「ES」を追加して下さい（例：XC18V04VQ44CES）。なお、サンプル製品のパッケージトップマークには、この注文コード「ES」が記載されます。

この製品の出荷開始（2004 年 11 月 9 日）以降、STMicroelectronics 社製の改善された製品のみを希望されるお客様は、特別注文コード「SCD0936」をご使用の上、通常の注文コードの後に「0936」を追加して下さい（例：XC18V04VQ44C0936）。この場合、出荷される製品のパッケージトップマークには、このコード「0936」は記載されません。デザインの改善された STMicroelectronics 製品のみが SCD0936 の注文に対応します。

この製品の出荷開始（2004 年 11 月 9 日）以降、デザイン改善を含まない製品を希望されるお客様は、暫定措置として特別注文コード「SCD0901」をご使用の上、通常の注文番号の後に「0901」を追加して下さい（例：XC18V04VQ44C0901）。デザイン改善を含まない製品のみが SCD0901 の注文に対応します。現在のところ、SCD0901 コードを使用した注文をご利用いただけますが、2005 年 3 月 1 日以降は停止となる予定です。なお、パッケージ トップマークにこの「SCD0901」コードは記載されません。

© 2004 Xilinx, Inc. All rights reserved. All Xilinx trademarks, registered trademarks, patents, and disclaimers are as listed at <http://www.xilinx.com/legal.htm>. All other trademarks and registered trademarks are the property of their respective owners. All specifications are subject to change without notice.

トレーサビリティ

デザイン改善を含む STMicroelectronics 社製デバイスは、外観的および電氣的に識別可能となっております。

外観： 外観的には、パッケージトップマークに記載されたパッケージ/ピン コードの後に続く 3 文字でデバイスを識別できます。最初の文字はデザイン回路リビジョンを示し、デザインの改善された製品の場合は「**B**」と記載されます。デザインの改善を含まない製品のデザイン回路リビジョン コードは「**A**」です。2 番目の文字はデバイスの製造場所を示し、ST マイクロエレクトロニクス社の製品の場合はこの文字が「**R**」となります。次に示すパッケージトップマークの例を参照してください。

44-ピン VQFP および PLCC パッケージのトップマーク例



図 1：デザイン改善なし



図 2：デザイン改善あり

20-ピン SOIC パッケージトップマークの例

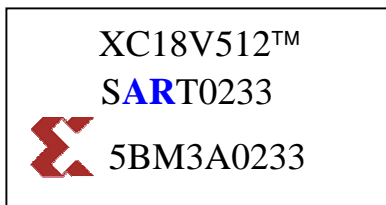


図 3：デザイン改善なし

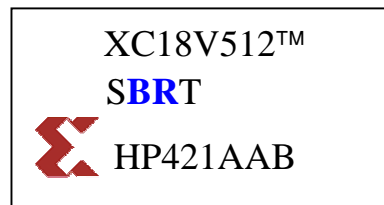


図 4：デザイン改善あり

20-ピン PLCC パッケージトップマークの例



図 5：デザイン改善なし

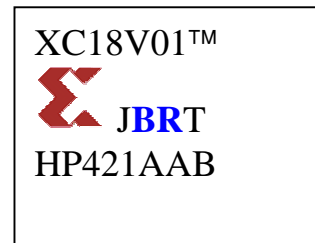


図 6：デザイン改善あり

電氣的 : ID コードにより電氣的にデバイスを識別できます。

デバイス	STMicroelectronics ID コード デザイン改善なし	STMicroelectronics ID コード デザイン改善あり
XC18V512	05033093h	F5033093h
XC18V01	05034093h	F5034093h
XC18V02	05035093h	F5035093h
XC18V04	05036093h	F5036093h

表 2 : ID コード

プログラミング アルゴリズムの現在のバージョンでは、このリビジョン フィールド (太字になっている最初の文字) を考慮しないため、プログラミング アルゴリズムを更新する必要はありません。

認定データ :

デバイス	テスト	サンプル	時間/サイクル	不良	判定
XC18V04	HTOL @140°C	77	1000	0	Pass
XC18V04	Temp Cycle, Condition C -65°C to 150°C	76	1000	0	Pass
XC18V04	HTS, 150°C	77	1000	0	Pass
XC18V04	Temperature/Humidity Bias Test - Hast 130°C/85%RH	77	96	0	Pass
XC18V04	ESD - HBM JESD22-A-114	12	2000 volts	0	Pass
XC18V04	Latchup - EIA/JESD78	6	200 mA	0	Pass

表 3 : 認定データ

推奨

認定用サンプルまたは量産デバイスを必要とされる場合は、ザイリンクス 販売代理店までご連絡ください。また、ご不明な点、ご質問等がございましたら、[ザイリンクス テクニカル サポート](#) までお問い合わせください。

重要なお知らせ : カスタマ変更通知 (PCN、PDN、アドバイザリ) は、弊社のウェブサイト MySupport (<http://www.xilinx.co.jp/mysupport>) からの e-mail によるアラート配信のみとさせていただきます。この MySupport でご登録を済ませ、MyAlerts にカスタマ変更通知が含まれるようにカスタマイズして下さい。この変更により、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取る事が可能になります。登録方法につきましては、[ザイリンクス アンサー18683](#) を参照して下さい。

改訂履歴

次の表にこの通知の改訂履歴を示します。

日付	バージョン	変更内容
2004/8/9/	1.0	初版リリース
2004/10/25	1.1	エラッタのリンク先の変更

この通知は、英語版 (PCN2004-17、バージョン 1.1、2004 年 10 月 25 日発行) を翻訳したものです。