

概要

この通知は、Virtex®-5 LXT および SXT FPGA デバイスの一部がステップ 1 へ移行し、パッケージ材質が変更されることをお知らせするものです。

内容

この通知では、次の変更が実施されることをお知らせします。

- **ステップ 1 の導入**：一部の LXT および SXT デバイスは新しいマスク リビジョン、ステップ 1 への移行を開始します。このリビジョンでは、CDM ESD パフォーマンスが改善されています。現在の製品シリコンはステップ 0 となっており、ステップ 1 のデバイスはステップ 0 のデバイスと材質、形状、機能、およびビットストリームに互換性があります（ザイリンクス デバイスのステッピングについては、[ザイリンクス アンサー #20947](#) を参照して下さい）。
- **パッケージ変更**：ピン数が 1000 を越えるパッケージの LXT および SXT デバイスは、Virtex-5 FPGA ファミリの材質標準化プロセスの一環として 10 層のパッケージ材質へ変更されます。この変更は、現在の製品デバイスと下位互換性があり、パッケージの外形寸法図に影響を与えません。

キーデートおよび注文情報

表 1 に、この通知のキーデートを示します。

表 1: 移行のキーデート

通知日	移行期間*	執行日** (混在出荷の開始日)
2007 年 12 月 31 日	2008 年 1 月 1 日 ~ 2008 年 4 月 30 日	2008 年 5 月 1 日

* 新材質の品質評価が必要な場合、2008 年 1 月 1 日 ~ 2008 年 4 月 30 日の間、通常の製品番号の後に「S1」を追加することによってステップ 1 かつ 10 層パッケージのデバイスのサンプルが注文できます。

** 2008 年 5 月 1 日以降、標準注文番号を使用して注文された製品に対しては、ステップ 0 またはステップ 1、8 層または 10 層のデバイスが混在して出荷されます。

該当製品

Table 2 に、変更が該当する LXT および SXT デバイスおよびその注文コード例を示します。この変更は、ここに記載するデバイスの全スピード グレード製品に該当します。

表 2: 該当デバイスのサマリ (注文コード例を含む)

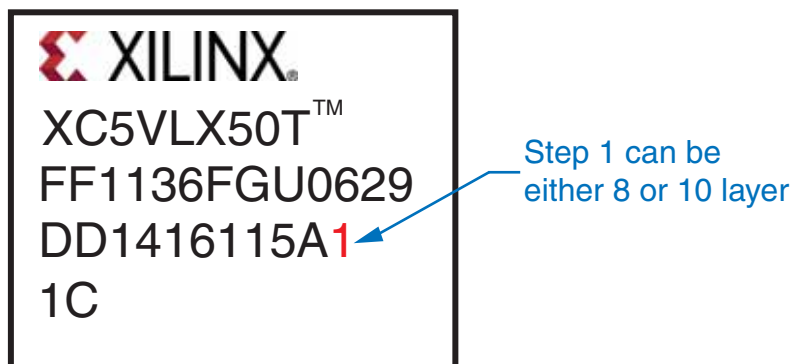
デバイス	ステップ 1 への移行	10 層パッケージ材質への変更	移行期間前の製品注文コード例 (2007 年 1 月以前)	移行期間中の製品注文モード例 (2007 年 1 月 ~ 2008 年 4 月)	移行期間後の製品注文コード例 (2008 年 4 月以降)
XC5VLX50T-FF(G)1136 XC5VLX85T-FF(G)1136 XC5VLX110T-FF(G)1136 XC5VLX110T-FF(G)1738 XC5VXS50T-FF(G)1136 XC5VXS95T-FF(G)1136	Yes	Yes	XC5VLX50T-1FF1136C (Step 0, 8-Layer)	XC5VLX50T-1FF1136C (Step 0, 8-Layer) XC5VLX50T-1FF1136CS1 (Step 1, 10-Layer)	XC5VLX50T-1FF1136C (Step 0 or Step 1, 8-Layer or 10-Layer) XC5VLX50T-1FF1136CS1 (Step 1, 10-Layer)
XC5VLX30T-FF(G)665 XC5VLX50T-FF(G)665 XC5VXS50T-FF(G)665	Yes	No	XC5VLX30T-1FF665C (Step 0, 8-Layer)	XC5VLX30T-1FF665C (Step 0, 8-Layer) XC5VLX30T-FF665CS1 (Step1, 8-Layer)	XC5VLX30T-1FF665C (Step 0 or Step 1, 8-Layer) XC5VLX30T-FF665CS1 (Step 1, 8-Layer)

トレーサビリティ

ステップ 1 の 10 層デバイスは通常の製品番号の後に「S1」を追加することで注文できます。通常の製品注文番号を使用すると、8 層または 10 層の製品が出荷されます。

トレーサビリティは、トップ マークによって認識されます。

ステップ 1 のデバイスは、パッケージ トップ マークの 3 行目の最後に「1」が追加されていることで識別できます (図 1 参照)。



XCN07026_01_072909

図 1: トップ マーク例

お問い合わせ先

注意事項： JESD46-C に従い、この通知から 30 日以内にお客様から確認通知がなかった場合、この変更は許諾されたと見なされます。

この通知に対する回答は必要ありません。ご不明な点、ご質問等ございましたら[ザイリンクス テクニカル サポート](#)までお問い合わせ下さい。

重要なお知らせ： カスタマ変更通知 (PCN、PDN、Quality Alert) は、弊社のサポート ウェブ サイト <http://japan.xilinx.com/support> から e-mail によるアラート配信として受信できます。アラートにご登録後、My アラートにカスタマ変更通知が含まれるようにカスタマイズして下さい。これにより、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるようになります。登録方法は、[ザイリンクス アンサー# 18683](#) を参照して下さい。

追加資料

この通知の関連資料を次に示します。

- 評価レポート (RPT091)
- FAQ: XCN07026 の FAQ (XTP030)
- ザイリンクスのステッピング手法 ([ザイリンクス アンサー #20947](#))

改訂履歴

次の表に、この通知の改訂履歴を示します。

日付	バージョン	内容
2007/12/24	1.0	初版リリース
2008/03/11	1.0.1	「追加資料」セクションを追加
2009/06/15	1.0.2	「追加資料」から XTP027 を削除
2009/07/29	1.0.3	ステップ 1 デバイスに関する情報を追加するようトップ マーク例を更新

Disclaimer

THE XILINX HARDWARE FPGA AND CPLD DEVICES REFERRED TO HEREIN (“PRODUCTS”) ARE SUBJECT TO THE TERMS AND CONDITIONS OF THE XILINX LIMITED WARRANTY WHICH CAN BE VIEWED AT <http://www.xilinx.com/warranty.htm>. THIS LIMITED WARRANTY DOES NOT EXTEND TO ANY USE OF PRODUCTS IN AN APPLICATION OR ENVIRONMENT THAT IS NOT WITHIN THE SPECIFICATIONS STATED ON THE XILINX DATA SHEET. ALL SPECIFICATIONS ARE SUBJECT TO CHANGE WITHOUT NOTICE. PRODUCTS ARE NOT DESIGNED OR INTENDED TO BE FAIL-SAFE, OR FOR USE IN ANY APPLICATION REQUIRING FAIL-SAFE PERFORMANCE, SUCH AS LIFE-SUPPORT OR SAFETY DEVICES OR SYSTEMS, OR ANY OTHER APPLICATION THAT INVOKES THE POTENTIAL RISKS OF DEATH, PERSONAL INJURY OR PROPERTY OR ENVIRONMENTAL DAMAGE (“CRITICAL APPLICATIONS”). USE OF PRODUCTS IN CRITICAL APPLICATIONS IS AT THE SOLE RISK OF CUSTOMER, SUBJECT TO APPLICABLE LAWS AND REGULATIONS. ALL SPECIFICATIONS ARE SUBJECT TO CHANGE WITHOUT NOTICE.

この通知は、英語版 (XCN09016、バージョン 1.0.3、2009 年 7 月 29 日発行) を翻訳したものです。