

## 概要

この通知は、フラッシュ メモリ コンフィギュレーション PROM デバイスである Platform Flash (XCF) および XC18V00 ファミリの全デバイスのウェハ工場および分類工場が変更されることをお知らせするものです。この変更内容は、Platform Flash XL (XCF128X) デバイスには該当しません。また、コマーシャル (C) 温度グレードの製品にのみ該当することにご注意下さい。これらのデバイスの形状、機能に変更はなく、トップ マークのみ変更されます。

## 変更内容

STMicroelectronics 社のカタニーニ工場 (在イタリア) の M5 ウェハ製造ラインで「T7Y」150nm プロセスを用いて製造されていた Platform Flash および XC18V00 ファミリの全製品の製造が、シンガポールにある Numonyx 社の Fab2 ウェハ工場に移管されます (表 1)。

表 1: ウェハ工場の変更

ザイリンクス ファミリ	変更内容
Platform Flash	ウェハ工場および分類工場が「M5」から「Fab2」に変更
XC18V00	ウェハ工場および分類工場が「M5」から「Fab2」に変更

この変更は、これらの製品を一層効率的にサポートし、量産に対応することを目的として実施されるものです。プロセス テクノロジに変更はなく、M5 と Feb2 工場の両方で Numonyx 社の T7Y 150nm 製造プロセスが使用されています。また、製造されるデバイスの形状および機能は同一で、トップ マークのみ変更されます。デバイス IDCODE にも変更はありません (Fab2 の IDCODE リビジョンは、ファブ工場の識別用に D に変更されています)。この変更による、ザイリンクス iMPACT あるいは使用が推奨されているサードパーティのプログラミングソフトウェアへの影響はありません。

## 該当製品

この変更は、フラッシュ メモリ PROM デバイスの Platform Flash ファミリおよび XC18V00 ファミリの全デバイス (標準 および SCD 製品) に該当します。これらの製品番号は表 2 を参照して下さい

表 2: 該当製品

Platform Flash ファミリ			
XCF01SVO20C	XCF04SVO20C	XCF16PFS48C	XCF32PFS48C
XCF01SVO20C0100	XCF04SVO20C0100	XCF16PFS48C0973	XCF32PFS48C0973
XCF01SVO20C0936	XCF04SVO20C0936	XCF16PFSG48C	XCF32PFSG48C
XCF01SVOG20C	XCF04SVOG20C	XCF16PVO48C	XCF32PVO48C
XCF01SVOG20C0100	XCF04SVOG20C0100	XCF16PVO48C0973	XCF32PVO48C0973
XCF01SVOG20C0936	XCF04SVOG20C0936	XCF16PVOG48C	XCF32PVOG48C
XCF02SVO20C	XCF08PFS48C		
XCF02SVO20C0100	XCF08PFS48C0973		
XCF02SVO20C0936	XCF08PFSG48C		
XCF02SVOG20C	XCF08PVO48C		
XCF02SVOG20C0100	XCF08PVO48C0973		
XCF02SVOG20C0936	XCF08PVOG48C		

表 2 (続き) : 該当製品

XC18V00 ファミリ			
XC18V512PC20C	XC18V01PC20C	XC18V02PC44C	XC18V04PC44C
XC18V512PC20C0936	XC18V01PC20C0100	XC18V02PC44C0100	XC18V04PC44C0100
XC18V512PCG20C	XC18V01PC20C0936	XC18V02PC44C0936	XC18V04PC44C0936
XC18V512PCG20C0936	XC18V01PCG20C	XC18V02PCG44C	XC18V04PCG44C
XC18V512SO20C	XC18V01PCG20C0100	XC18V02PCG44C0100	XC18V04PCG44C0936
XC18V512SO20C0100	XC18V01PCG20C0936	XC18V02PCG44C0936	XC18V04VQ44C
XC18V512SO20C0936	XC18V01SO20C	XC18V02VQ44C	XC18V04VQ44C0100
XC18V512SOG20C	XC18V01SO20C0100	XC18V02VQ44C0100	XC18V04VQ44C0936
XC18V512SOG20C0936	XC18V01SO20C0936	XC18V02VQ44C0936	XC18V04VQG44C
XC18V512VQ44C	XC18V01SOG20C	XC18V02VQG44C	XC18V04VQG44C0936
XC18V512VQ44C0936	XC18V01SOG20C0100	XC18V02VQG44C0936	
XC18V512VQG44C	XC18V01SOG20C0936		
XC18V512VQG44C0936	XC18V01VQ44C		
	XC18V01VQ44C0100		
	XC18V01VQ44C0936		
	XC18V01VQG44C		
	XC18V01VQG44C0936		

## 全製品のキーデートおよび出荷情報

M5 工場で新たに該当製品が製造される予定はありません。この通知発行の 90 日後から、M5 工場製品の在庫がなくなるまで、Feb2 または M5 工場で作られた製品のいずれかが出荷されます。

## トレーサビリティ

### Platform Flash (XCF) デバイス

Fab2 工場と M5 工場で作られたプラットフォーム デバイスではトップ マークが異なります。表 3 はトップマークが変更となる Platform Flash ファミリの全デバイスの一覧です。

表 3 : 該当する Platform Flash (XCF) ファミリ デバイス

デバイス	パッケージ	マーキングの変更
XCF01S	すべて	あり
XCF02S	すべて	あり
XCF04S	すべて	あり
XCF08P	すべて	あり
XCF16P	すべて	あり
XCF32P	すべて	あり

FS48 および VO48 パッケージの場合、マーキングは「RT」から「TT」へ変更となります。トップ マークにプロセスコードの記載されていない小さなパッケージ VO20 の場合は、末尾に「VS」が追加されます。例として図 1 および図 2 をご参照下さい。

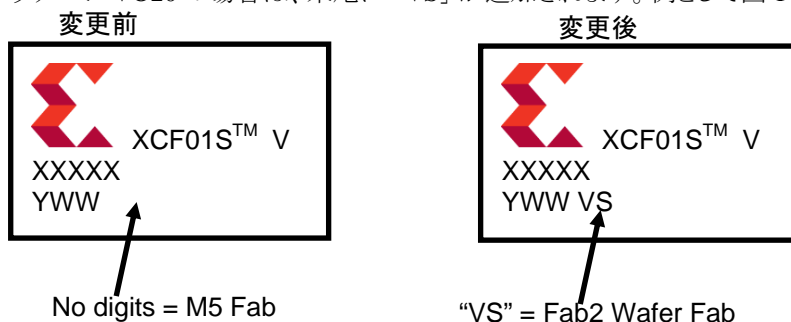


図 1: マーキングの変更例 (VO20 パッケージの XCF01S デバイスの場合)

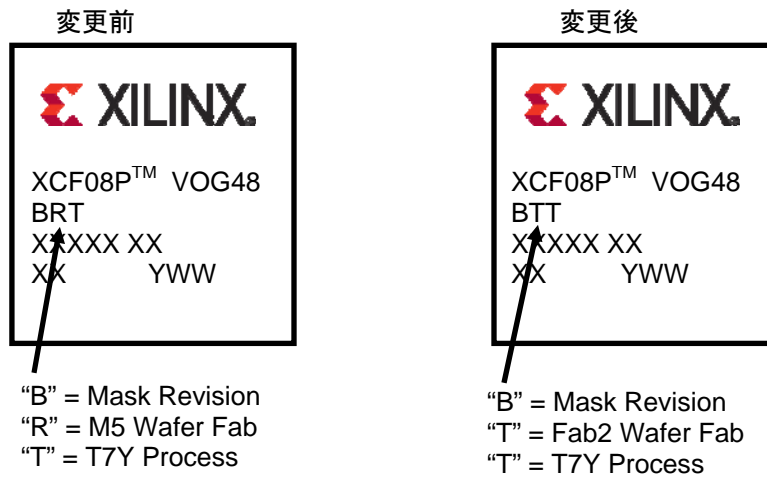


図 2 : マーキングの変更例 (VOG48 パッケージの XCF08P デバイスの場合)

### XC18V00 ファミリー デバイス

Fab2 工場と M5 工場で製造された XC18V00 デバイスではトップ マークが異なります。表 4 はトップ マークが変更となる XC18V00 ファミリーの全デバイスの一覧です。

表 4: 該当する XC18V00 Flash ファミリー デバイス

デバイス	パッケージ	マーキングの変更
XC18V512	すべて	あり
XC18V01	すべて	あり
XC18V02	すべて	あり
XC18V04	すべて	あり

すべてのパッケージでマーキングが「BRT」から「BTT」へ変更となります。図 3 に、PC20 パッケージの XC18V01 PC20 パッケージの例を示します。

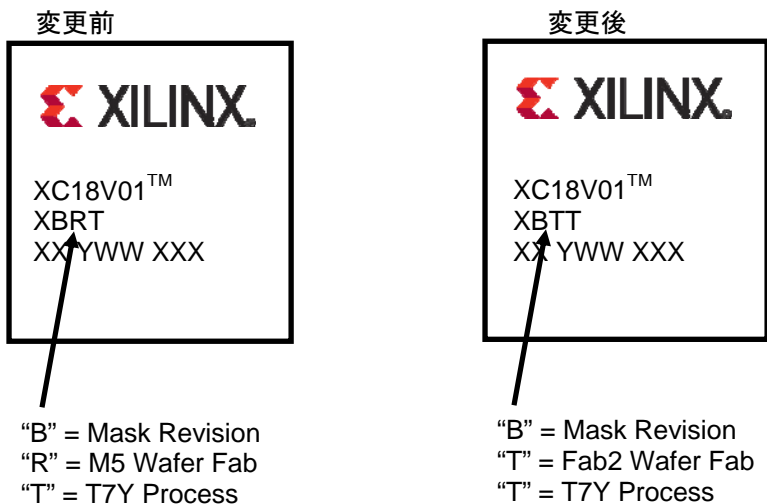


図 3: PC20 パッケージの XC18V01 デバイスでのマーキング変更例

## お問い合わせ先

この通知に対する回答は必要ありません。技術的な質問につきましては、[ザイリンクス テクニカル サポート](#)までお問い合わせ下さい。

**重要なお知らせ** : カスタマ変更通知 (PCN、PDN、Quality Alert) は、弊社のサポートウェブ サイト <http://japan.xilinx.com/support> から e-mail によるアラート配信として受信できます。アラートにご登録後、My アラートにカスタマ変更通知が含まれるようにカスタマイズして下さい。これにより、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるようになります。登録方法は、[ザイリンクス アンサー# 18683](#) を参照して下さい。

## その他の資料

Qualification Report (RPT142)

<https://secure.xilinx.com/webreg/clickthrough.do?cid=139884>

---

---

## 改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2009/09/21	1.0	初版リリース
2009/10/05	1.1	表 2 の該当製品にテープ & テープ SCD0100 製品を追加

## Disclaimer

THE XILINX HARDWARE FPGA CPLD AND CONFIGURATION DEVICES REFERRED TO HEREIN (“PRODUCTS”) ARE SUBJECT TO THE TERMS AND CONDITIONS OF THE XILINX LIMITED WARRANTY WHICH CAN BE VIEWED AT <http://www.xilinx.com/warranty.htm>. THIS LIMITED WARRANTY DOES NOT EXTEND TO ANY USE OF PRODUCTS IN AN APPLICATION OR ENVIRONMENT THAT IS NOT WITHIN THE SPECIFICATIONS STATED ON THE XILINX DATA SHEET. ALL SPECIFICATIONS ARE SUBJECT TO CHANGE WITHOUT NOTICE. PRODUCTS ARE NOT DESIGNED OR INTENDED TO BE FAIL-SAFE, OR FOR USE IN ANY APPLICATION REQUIRING FAIL-SAFE PERFORMANCE, SUCH AS LIFESUPPORT OR SAFETY DEVICES OR SYSTEMS, OR ANY OTHER APPLICATION THAT INVOKES THE POTENTIAL RISKS OF DEATH, PERSONAL INJURY OR PROPERTY OR ENVIRONMENTAL DAMAGE (“CRITICAL APPLICATIONS”). USE OF PRODUCTS IN CRITICAL APPLICATIONS IS AT THE SOLE RISK OF CUSTOMER, SUBJECT TO APPLICABLE LAWS AND REGULATIONS. ALL SPECIFICATIONS ARE SUBJECT TO CHANGE WITHOUT NOTICE

この通知は、英語版 (XCN08009、バージョン 1.1、2009 年 10 月 5 日発行) を翻訳したものです。