



Virtex-5 FXT FPGA FF(G)1738 および FF(G)1136 パッケージにおける内蔵型 キャパシタの統一

XCN09012 (v1.0) 2009 年 3 月 23 日

製品変更通知 - FYI

概要

この通知は、Virtex[®]-5 FXT FPGA FF(G)1738 および FF(G)1136 パッケージで、「XC」から始まるコマーシャル (C) およびインダストリアル (I) グレードのデバイスにおいて、内蔵型キャパシタが標準化されることをお知らせするものです。この変更によるフォーム、フィット、機能、または信頼性への影響はありません。

変更内容

Virtex-5 FXT FPGA 製品ファミリの FF(G)1738 および FF(G)1136 パッケージで使用されている内蔵型キャパシタが、内蔵型 ESR (等価直列抵抗) 調整キャパシタに標準化されます。この変更により、高速 SERDES (GTX) 性能を備えた Virtex-5 FPGA ファミリのデバイスで、FF(G)1738 および FF(G)1136 などの大型フォーム ファクタ パッケージにおいて I/O ノイズのマージンが全体的に向上します。

該当製品

この変更は、Virtex-5 FPGA FF(G)1738 および FF(G)1136 パッケージで、「XC」から始まるコマーシャル (C) およびインダストリアル (I) グレードの全デバイス (スピード グレードおよび温度仕様を問わない) に適用されます。該当製品の製品番号を表 1 に示します。

表 1: 該当製品

| ザイリンクス製品 | 変更内容 |
|------------------------|--------------|
| XC5VFX200T-FF1738 | 内蔵型キャパシタの標準化 |
| XC5VFX130T-FF1738 | 内蔵型キャパシタの標準化 |
| XC5VFX100T-FF1738 | 内蔵型キャパシタの標準化 |
| XC5VFX100T-FF1136 | 内蔵型キャパシタの標準化 |
| XC5VFX70T-FF1136 | 内蔵型キャパシタの標準化 |
| XC5VFX200T-FFG1738 | 内蔵型キャパシタの標準化 |
| XC5VFX130T-FFG1738 | 内蔵型キャパシタの標準化 |
| XC5VFX100T-FFG1738 | 内蔵型キャパシタの標準化 |
| XC5VFX100T-FFG1136 | 内蔵型キャパシタの標準化 |
| XC5VFX70T-FFG1136 | 内蔵型キャパシタの標準化 |
| その他の全 Virtex-5 FPGA 製品 | 変更なし |

キーデートおよび注文情報

Virtex-5 FPGA FXT FF(G)1738 および FF(G)1136 パッケージで、日付コードが 0917 以降の製品は、キャパシタが標準化された状態で発送されます。

表 2: キーデートおよび注文情報

| 注文コード | 説明 | 注文製品番号例 | 変更実施開始日付コード | 製品製造中止の日付 |
|-------|--------------|---------------------|-------------|-----------|
| なし | 内蔵型キャパシタの標準化 | XC5VFX130T-2FF1738C | 0917 | 該当しない |

トレーサビリティ

該当デバイスは、次のパッケージトップマークで示すように日付コードで識別できます。



xcn09xxx_01_031209

図 1: パッケージのトップマーク

お問い合わせ先

この通知に対する回答は必要ありません。ご不明な点、ご質問等ございましたら [ザイリンクス テクニカル サポート](#) までお問い合わせ下さい。

重要なお知らせ: カスタマ変更通知 (PCN、PDN、Quality Alert) は、弊社のサポートウェブ サイト <http://japan.xilinx.com/support> から e-mail によるアラート配信として受信できます。アラートにご登録後、My アラートにカスタマ変更通知が含まれるようにカスタマイズして下さい。これにより、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるようになります。登録方法は、[ザイリンクス アンサー# 18683](#) を参照して下さい。

改定履歴

次の表に、この通知の改訂履歴を示します。

| 日付 | バージョン | 内容 |
|-----------|-------|--------|
| 2009/3/23 | 1.0 | 初版リリース |

Disclaimer

THE XILINX HARDWARE FPGA AND CPLD DEVICES REFERRED TO HEREIN (“PRODUCTS”) ARE SUBJECT TO THE TERMS AND CONDITIONS OF THE XILINX LIMITED WARRANTY WHICH CAN BE VIEWED AT <http://www.xilinx.com/warranty.htm>. THIS LIMITED WARRANTY DOES NOT EXTEND TO ANY USE OF PRODUCTS IN AN APPLICATION OR ENVIRONMENT THAT IS NOT WITHIN THE SPECIFICATIONS STATED ON THE XILINX DATA SHEET. ALL SPECIFICATIONS ARE SUBJECT TO CHANGE WITHOUT NOTICE. PRODUCTS ARE NOT DESIGNED OR INTENDED TO BE FAIL-SAFE, OR FOR USE IN ANY APPLICATION REQUIRING FAIL-SAFE PERFORMANCE, SUCH AS LIFESUPPORT OR SAFETY DEVICES OR SYSTEMS, OR ANY OTHER APPLICATION THAT INVOKES THE POTENTIAL RISKS OF DEATH, PERSONAL INJURY OR PROPERTY OR ENVIRONMENTAL DAMAGE (“CRITICAL APPLICATIONS”). USE OF PRODUCTS IN CRITICAL APPLICATIONS IS AT THE SOLE RISK OF CUSTOMER, SUBJECT TO APPLICABLE LAWS AND REGULATIONS. ALL SPECIFICATIONS ARE SUBJECT TO CHANGE WITHOUT NOTICE.

この通知は、英語版 (XCN09012、バージョン 1.0、2009 年 3 月 23 日発行) を翻訳したものです。