

## 概要

この通知は、「XC」コマーシャル「C」、インダストリアル「I」、および航空宇宙/高信頼性「XQ」グレードすべての Virtex<sup>®</sup>-4 FX FPGA デバイスにおける PowerPC<sup>®</sup>405 のパリティ チェック機能に対するザイリンクスのサポートが終了することをお知らせするものです。これらのデバイスのフォーム、形状、機能、あるいは信頼性に変更はありません。

## 内容

ザイリンクスは、すべての Virtex-4 FX FPGA における PowerPC405 のパリティ チェック機能に対するサポートを終了し、この変更を反映させるよう次の資料を更新します。

[UG011](#) - 『PowerPC プロセッサ リファレンス ガイド』

[UG018](#) - 『PowerPC 405 プロセッサ ブロックリファレンス ガイド』

パリティ チェック機能はデフォルトで無効となっているため、この変更によるお客様への影響は最小限となります。この機能を有効にして使用するには、カスタム コードを使用する必要があります。

また、この機能については既にエラッタがリリースされており、[アンサー レコード #20658](#) からその内容をご確認いただけます。

## 該当製品

この変更は、すべてのスピード グレード (-10、-11、-12) および温度グレードの Virtex-4 FX FPGA 製品 (XC および XQ) に該当します。[表 1](#) に該当製品の標準製品番号を記載します。

表 1: 該当するコマーシャル「XC」製品

製品番号	製品番号
XC4VFX100-FF1152	XC4VFX20-FF672
XC4VFX100-FF1517	XC4VFX20-FFG672
XC4VFX100-FFG1152	XC4VFX40-FF1152
XC4VFX100-FFG1517	XC4VFX40-FF672
XC4VFX12-FF668	XC4VFX40-FFG1152
XC4VFX12-FFG668	XC4VFX40-FFG672
XC4VFX12SF363	XC4VFX60-FF1152
XC4VFX12SFG363	XC4VFX60-FF672
XC4VFX140-FF1517	XC4VFX60-FFG1152
XC4VFX140-FF1760	XC4VFX60-FFG672
XC4VFX140-FFG1517	

[表 1](#) に記載の標準製品番号に関連するすべての SCD 製品もこの通知の対象となります。

表 2: 該当する航空宇宙/高信頼性「XQ」製品

製品番号	製品番号
XQ4VFX100-FF1152	XQ4VFX20-FF672
XQ4VFX100-FF1517	XQ4VFX20-FFG672
XQ4VFX100-FFG1152	XQ4VFX40-FF1152
XQ4VFX100-FFG1517	XQ4VFX40-FF672
XQ4VFX12-FF668	XQ4VFX40-FFG1152
XQ4VFX12-FFG668	XQ4VFX40-FFG672
XQ4VFX12SF363	XQ4VFX60-FF1152
XQ4VFX12SFG363	XQ4VFX60-FF672
XQ4VFX140-FF1517	XQ4VFX60-FFG1152
XQ4VFX140-FF1760	XQ4VFX60-FFG672
XQ4VFX140-FFG1517	

## キー デートおよび注文情報

この PCN はリリース時点で有効となります。

## お問い合わせ

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、[ザイリンクス テクニカル サポート](#)までお問い合わせ下さい。

**重要なお知らせ**：カスタマ変更通知 (PCN、PDN、Quality Alert) は、弊社のサポートウェブ サイト <http://japan.xilinx.com/support> から e-mail によるアラート配信として受信できます。アラートにご登録後、My アラートにカスタマ変更通知が含まれるようにカスタマイズして下さい。これにより、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるようになります。登録方法は、[ザイリンクス アンサー # 18683](#) を参照して下さい。

## 参考資料

アンサー レコード #20658

<http://japan.xilinx.com/support/answers/20658.htm>

エラッタ サマリ

[ftp://ftp.xilinx.com/pub/documentation/misc/ppc405f6v5\\_2\\_0.pdf](ftp://ftp.xilinx.com/pub/documentation/misc/ppc405f6v5_2_0.pdf)

## 改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2010/01/11	1.0	初版リリース

## Notice of Disclaimer

THE XILINX HARDWARE FPGA AND CPLD DEVICES REFERRED TO HEREIN (“PRODUCTS”) ARE SUBJECT TO THE TERMS AND CONDITIONS OF THE XILINX LIMITED WARRANTY WHICH CAN BE VIEWED AT <http://www.xilinx.com/warranty.htm>. THIS LIMITED WARRANTY DOES NOT EXTEND TO ANY USE OF PRODUCTS IN AN APPLICATION OR ENVIRONMENT THAT IS NOT WITHIN THE SPECIFICATIONS STATED ON THE XILINX DATA SHEET. ALL SPECIFICATIONS ARE SUBJECT TO CHANGE WITHOUT NOTICE. PRODUCTS ARE NOT DESIGNED OR INTENDED TO BE FAIL-SAFE, OR FOR USE IN ANY APPLICATION REQUIRING FAIL-SAFE PERFORMANCE, SUCH AS LIFESUPPORT OR SAFETY DEVICES OR SYSTEMS, OR ANY OTHER APPLICATION THAT INVOKES THE POTENTIAL RISKS OF DEATH, PERSONAL INJURY OR PROPERTY OR ENVIRONMENTAL DAMAGE (“CRITICAL APPLICATIONS”). USE OF PRODUCTS IN CRITICAL APPLICATIONS IS AT THE SOLE RISK OF CUSTOMER, SUBJECT TO APPLICABLE LAWS AND REGULATIONS. ALL SPECIFICATIONS ARE SUBJECT TO CHANGE WITHOUT NOTICE.

この通知は参照用として、英語版 (XCN10007、バージョン 1.0、2010 年 1 月 11 日発行) を翻訳したものです。