

概要

この通知は、Spartan[®]-6 FPGA のすべての Production デバイスのマスク変更および -3N デバイスのスピード ファイル変更をお知らせするものです。

説明

これらの変更内容の詳細は、次のとおりです。

マスク変更

Spartan-6 FPGA Production デバイスが新しいマスクリビジョンへ移行します。この新しいマスクリビジョンへの変更によって、[EN148](#) に記載されている IODELAY2 のエラッタが変更されます。マスク変更は、各 I/O 内の IODELAY2 回路に限られています。これはマイナー変更であり、デバイスはドロップインで使用できる互換性を持ちます。[EN148](#) で説明されている ODELAY2 のエラッタ以外に、ソフトウェアに関連した機能および資料に変更はありません。新しいシリコンは、現在のシリコンとビットストリームに互換性があります。新しいマスクリビジョンは、トップマークに示される回路リビジョン コードおよび JTAG IDCODE リビジョンから識別できます。

新規スピード ファイル

-3N スピード グレードの IODELAY2 のインクリメンタル遅延をわずかに変更するよう、新しいスピード ファイルが作成されました。IODELAY または ODELAY を FIXED モードで使用するデザインでは、タイミングを再確認する必要がありますが、それ以外のデザインでは必要ありません。また、その他のパラメーターすべてに変更はありません。新しいスピード ファイルは従来のものと互換性があり、以前のマスクリビジョンに対してオプションとなるため、すべての Spartan-6 FPGA デバイスに使用できます。新しいスピード ファイルは、ISE[®] Design Suite - 13.1 製品アップデート (2011 年 4 月リリース) で入手可能です。

該当製品

マスク変更は、XC コマーシャル (C) およびインダストリアル (I) グレード デバイスの全 Production スピード グレード、パッケージ、温度範囲の製品に該当します。スピード ファイルの変更は、-3N スピード グレード製品に該当します。[表 1](#) に、該当製品番号を示します。

表 1: 該当製品¹

ザイリンクス 製品	回路リビジョン コード		JTAG IDCODE リビジョン		スピード ファイル変更 ²
	変更前	変更後	変更前	変更後	
XC6SLX4	A	B	0	2	N/A
XC6SLX9	A	B	0	2	-3N ³
XC6SLX16	C	D	2/3	4	-3N
XC6SLX25	A	B	0	2	-3N
XC6SLX25T	A	B	0	2	-3N
XC6SLX45	C	D	2/3	4	-3N
XC6SLX45T	C	D	3	4	-3N
XC6SLX75	A	B	0	2	-3N
XC6SLX75T	A	B	0	2	-3N
XC6SLX100	A	B	0	2	--3N
XC6SLX100T	A	B	0	2	-3N
XC6SLX150	B	C	3	4	-3N
XC6SLX150T	B	C	3	4	-3N

¹ XA オートモーティブ、XQ、Q グレード、および XC 低消費電力 -1L デバイスには、この変更通知による影響はありません。これらのデバイスは、新しいマスクリビジョンでリリースされます。

² ザイリンクスは、-3N デバイスには ISE 13.1 製品アップデート (2011 年 4 月リリース) を最低限使用することを推奨します。

³ -3N スピード デバイスの注文コードは -N3 です (例: XC6SLX45-N3FGG484C)。

出荷情報

新しい回路リビジョン コードのデバイス出荷後は、以前の回路リビジョン コードのデバイスの在庫がなくなるまで、両リビジョンコードのデバイスが混在出荷されます。

トレーサビリティ

下図に示すように、該当デバイスはパッケージのトップ マークに示されているデザイン回路リビジョン コードから特定できます。



図 1: パッケージトップマーク

推奨事項

-3N スピード グレードのデザインで IDELAY または ODELAY を FIXED モードで使用している場合、ISE Design Suite – 13.1 製品アップデート (2011 年 4 月リリース) を使用してタイミングを再確認して下さい。

お問い合わせ先

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、[ザイリンクス テクニカル サポート](#)までお問い合わせ下さい。

重要なお知らせ : カスタマー 変更 通知 (XCN、XDN、Quality Alert) リリースの通知はサポート ウェブサイト <http://japan.xilinx.com/support> から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズして下さい。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができる サービスを提供しています。登録方法は、[ザイリンクス アンサー #18683](#) を参照して下さい。

参考資料

Virtex-6 FPGA 関連資料

<http://japan.xilinx.com/support/documentation/spartan-6.htm>

ザイリンクス アンサー レコード データベース

<http://japan.xilinx.com/support/answers>

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2011/04/18	1.0	初版リリース

Notice of Disclaimer

The information disclosed to you hereunder (the "Materials") is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials, or to advise you of any corrections or update. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of the Limited Warranties which can be viewed at <http://www.xilinx.com/warranty.htm>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in Critical Applications: <http://www.xilinx.com/warranty.htm#critapps>.

この通知は参照用として、英語版 (XCEN11012、バージョン 1.0、2011 年 4 月 18 日発行) を翻訳したものです。