

概要

ザイリックス Spartan®-6 ファミリー デバイスをご使用いただき、誠にありがとうございます。この通知は、9Kb に構成された Spartan-6 FPGA ブロック RAM について、UG383『Spartan-6 FPGA ブロック RAM リソース ユーザー ガイド』(http://www.xilinx.com/support/documentation/user_guides/ug383.pdf) に記載されているコンフィギュレーション時の初期化およびコンフィギュレーション リードバック動作の訂正点を説明するものです。

内容

9Kb に構成された Spartan-6 FPGA のブロック RAM (RAMB8BWER) の実際の動作は次のようになります。

メモ : 次に説明している動作は、18Kb の構成で使用されるブロック RAM (RAMB16BWER) には該当しません。18Kb ブロック RAM は、コンフィギュレーション初期化およびコンフィギュレーション リードバックを共にサポートします。

9Kb ブロック RAM のコンフィギュレーション初期化

FPGA コンフィギュレーション時に 9Kb ブロック RAM の内容は初期化されません。

9Kb ブロック RAM のコンフィギュレーション リードバック

9Kb ブロック RAM を含むデザインでは、コンフィギュレーション リードバックおよび iMPACT による検証動作がサポートされません。コンフィギュレーション リードバックまたは iMPACT による検証実行中、9Kb ブロック RAM の内容が破損する可能性があります。

メモ : リードバック CRC (POST_CRC) 機能はサポートされており、この機能を実行しても 9Kb ブロック RAM の内容に影響はありません。

該当製品

この通知は、すべての Spartan-6 LX および LXT FPGA に該当します。該当製品には、すべての標準製品番号および、それらの SCD (Specification Control Document) 製品が含まれます。

キーノート

これらの変更は、この PCN のリリース時点で有効となります。

お問い合わせ先

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、ザイリックス テクニカル サポート <http://japan.xilinx.com/support/techsup/tappinfo.htm> までお問い合わせ下さい。

重要なお知らせ : ザイリンクス カスタマー通知 (XCN、XDN、Quality Alert) リリースの通知は、サポートウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズして下さい。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、ザイリンクス アンサー #18683 を参照して下さい。

<http://japan.xilinx.com/support/answers/18683.htm>

参考資料

Virtex-6 FPGA 関連資料

<http://japan.xilinx.com/support/documentation/spartan-6.htm>

ザイリンクス アンサー レコード データベース

<http://japan.xilinx.com/support/answers/>

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2011/05/23	1.0	初版リリース

Notice of Disclaimer

The information disclosed to you hereunder (the "Materials") is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials, or to advise you of any corrections or update. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of the Limited Warranties which can be viewed at <http://www.xilinx.com/warranty.htm>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in Critical Applications: <http://www.xilinx.com/warranty.htm#critapps>.

この通知は参照用として、英語版 (XCN11014、バージョン 1.0、2011 年 5 月 23 日発行) を翻訳したものです。