

## 概要

この通知は、一部の開発システム製品が製造中止となることをお知らせするものです。

## 内容

ザイリンクスは定期的に製品の見直しを実施しており、その結果、次の製品の製造を中止することを決定いたしました。この通知と併せて、これまでに発行された製造中止製品の通知もご一読下さい。過去の通知は次のサイトから入手できます。

[http://japan.xilinx.com/support/documentation/customer\\_notices.htm](http://japan.xilinx.com/support/documentation/customer_notices.htm)

## 該当製品

1. [LogiCORE™、DVB-S.2 FEC エンコーダー](#)
2. [LogiCORE、画像処理パック](#)
3. [LogiCORE、ビデオ処理パック](#)
4. [ISE® Design Suite 12 インストール DVD](#)
5. [エンベデッド開発 HW/SW キット – Spartan® -3A DSP MicroBlaze プロセッサ](#)
6. [XtremeDSP スターター キット - Spartan-3A DSP 1800A 版](#)
7. [開発キット プロモーション製品番号](#)
8. [在庫限りの販売となるザイリンクス開発システム キットとボード製品](#)

表 1 : LogiCORE、DVB-S.2 FEC エンコーダー

製品番号	内容	代替製品
EF-DI-DVBS2-FEC-ENC-SITE	LogiCORE, DVB-S.2 FEC Encoder, Site License	No Replacement Available
EFR-DI- DVBS2-FEC-ENC -SITE	LogiCORE, DVB-S.2 FEC Encoder, Site License Renewal	No Replacement Available
EF-DI- DVBS2-FEC-ENC -WW	LogiCORE, DVB-S.2 FEC Encoder, Worldwide License	No Replacement Available
EFR-DI- DVBS2-FEC-ENC -WW	LogiCORE, DVB-S.2 FEC Encoder, Worldwide License Renewal	No Replacement Available

表 2 : LogiCORE、画像処理パック

製品番号	内容	代替製品
EF-DI-IMG-PROC-PACK-SITE	LogiCORE, Image Processing Pack, Site License	EF-DI-VID-IMG-IP-PACK-SITE
EFR-DI-IMG-PROC-PACK -SITE	LogiCORE, Image Processing Pack, Site License Renewal	EFR-DI-VID-IMG-IP-PACK-SITE
EF-DI-IMG-PROC-PACK -WW	LogiCORE, Image Processing Pack, Worldwide License	EF-DI-VID-IMG-IP-PACK-WW
EFR-DI-IMG-PROC-PACK -WW	LogiCORE, Image Processing Pack, Worldwide License Renewal	EFR-DI-VID-IMG-IP-PACK-WW

## メモ :

1. EF-DI-VID-IMG-IP-PACK 代替製品は、画像処理パックとビデオ処理パックの LogiCORE IP を 1 つの製品に組み合わせています。
2. EF-DI-IMG-PROC-PACK の既存ライセンスは、追加コストなしで自動的に EF-DI-VID-IMG-IP-PACK にアップグレードされます。

表 3 : LogiCORE、ビデオ処理パック

製品番号	内容	代替製品
EF-DI-VID-PROC-PACK-SITE	LogiCORE, Video Processing Pack, Site License	EF-DI-VID-IMG-IP-PACK-SITE
EFR-DI-VID-PROC-PACK -SITE	LogiCORE, Video Processing Pack, Site License Renewal	EFR-DI-VID-IMG-IP-PACK-SITE
EF-DI-VID-PROC-PACK -WW	LogiCORE, Video Processing Pack, Worldwide License	EF-DI-VID-IMG-IP-PACK-WW
EFR-DI-VID-PROC-PACK -WW	LogiCORE, Video Processing Pack, Worldwide License Renewal	EFR-DI-VID-IMG-IP-PACK-WW

## メモ :

1. EF-DI-VID-IMG-IP-PACK 代替製品は、画像処理パックとビデオ処理パックの LogiCORE IP を 1 つの製品に組み合わせています。
2. EF-DI-VID-PROC-PACK の既存ライセンスは、追加コストなしで自動的に EF-DI-VID-IMG-IP-PACK にアップグレードされます。

表 4 : ISE Design Suite 12 インストール DVD

製品番号	内容	代替製品
DVD-SUITE-12	ISE Design Suite 12 Installation DVD	DVD-SUITE-13

表 5 : エンベデッド開発 HW/SW キット - Spartan-3A DSP MicroBlaze プロセッサ版

製品番号	内容	代替製品
DO-SD1800A-EDK-DK-UNI-G	Embedded Development HW/SW Kit – Spartan 3A DSP MicroBlaze Processor Edition, Includes a Full Seat of EDK	DK-S6-EMBD-G-XP1 OR HW-SD1800A-DSP-SB-UNI-G
DO-SD1800A-EDK-DK-UNI-G-J	Embedded Development HW/SW Kit – Spartan 3A DSP MicroBlaze Processor Edition, Includes a Full Seat of EDK, Japan Specific	DK-S6-EMBD-G-J-XP1 OR HW-SD1800A-DSP-SB-UNI-G-J

表 6 : XtremeDSP スターター キット - Spartan-3A DSP 1800A 版

製品番号	内容	代替製品
DO-SD1800A-DSP-SK-UNI-G	XtremeDSP Starter Kit - Spartan-3A DSP 1800A Edition, Includes Full Seat of ISE Design Suite:DSP Spartan-3A DSP 1800A Device Locked Edition	AES-S6DSP-LX150T-G OR HW-SD1800A-DSP-SB-UNI-G
DO-SD1800A-DSP-SK-UNI-G-J	XtremeDSP Starter Kit - Spartan-3A DSP 1800A Edition, Includes Full Seat of ISE Design Suite:DSP Spartan-3A DSP 1800A Device Locked Edition, Japan Specific	AES-S6DSP-LX150T-G OR HW-SD1800A-DSP-SB-UNI-G-J

表 7 : 開発キット プロモーション製品番号

製品番号	内容	代替製品
DK-S6-EMBD-G-XP1	Spartan®-6 FPGA Embedded Kit	DK-S6-EMBD-G
DK-S6-EMBD-G-J-XP1	Spartan-6 FPGA Embedded Kit, Japan Specific	DK-S6-EMBD-G-J
DK-V6-EMBD-G-XP1	Virtex®-6 FPGA Embedded Kit	DK-V6-EMBD-G
DK-V6-EMBD-G-J-XP1	Virtex-6 FPGA Embedded Kit, Japan Specific	DK-V6-EMBD-G-J
DK-S6-CONN-G-XP1	Spartan-6 FPGA Connectivity Kit	DK-S6-CONN-G
DK-S6-CONN-G-J-XP1	Spartan-6 FPGA Connectivity Kit, Japan Specific	DK-S6-CONN-G-J

表 8 : 在庫限りの販売となるザイリンクス開発システム製品

製品番号	内容	代替製品
HW-AFX-BERG-EPHY	Add-On Ethernet Module	No Xilinx Suggested Replacement
HW-AFX-SMA-NQSL-G	NELCO QUAD Serial Loop (Lead-Free)	No Xilinx Suggested Replacement
HW-AFX-SMA-SATA	SMA to Serial ATA (SATA) Conversion Module	No Xilinx Suggested Replacement
HW-PCIE-SMA-G	PCIe® to SMA Conversion Module (Lead-Free)	No Xilinx Suggested Replacement
SK-CRII-L-G	CoolRunner-II Low Power/Cost Starter Kit	Replacement Coming Soon
HW-AFX-FF665-500-G	Virtex®-5 Socketed Board Supporting Devices in FF665 Package (Lead-Free)	No Xilinx Suggested Replacement
HW-V4-ML401-UNI-G	Virtex®-4 General Purpose/FPGA Evaluation Board	<a href="#">EK-V6-ML605-G</a>
HW-V4-ML401-UNI-G-J	Virtex-4 General Purpose/FPGA Evaluation Board, Japan Specific	<a href="#">EK-V6-ML605-G-J</a>
HW-V4-ML423-UNI-G	Virtex-4 FX100 Characterization Board (Lead-Free)	<a href="#">CK-V6-ML623-G</a>
HW-V4-ML423-UNI-G-J	Virtex-4 FX100 Characterization Board, Japan Specific (Lead-Free)	<a href="#">CK-V6-ML623-G-J</a>
HW-V5-ML561-UNI-G	Virtex-5 Memory Development Board	No Xilinx Suggested Replacement
HW-V5-ML561-UNI-G-J	Virtex-5 Memory Development Board, Japan Specific	No Xilinx Suggested Replacement
HW-V5-ML521-UNI-G	Virtex-5 LX50T Characterization Board (Lead-Free)	<a href="#">CK-V6-ML623-G</a>
HW-V5-ML521-UNI-G-J	Virtex-5 LX50T Characterization Board, Japan Specific (Lead-Free)	<a href="#">CK-V6-ML623-G-J</a>

表 8 (続き) : 在庫限りの販売となるザイリンクス開発システム キットとボード製品

製品番号	内容	代替製品
HW-V5-ML525-UNI-G	Virtex-5 LXT ML525 RocketIO™ Characterization Platform	<a href="#">CK-V6-ML623-G</a>
HW-V5-ML525-UNI-G-J	Virtex-5 LXT FPGA ML525 RocketIO Characterization Platform, Japan Specific	<a href="#">CK-V6-ML623-G-J</a>
HW-V4-ML410-UNI-G	Virtex-4 Embedded System Development Board (Lead-Free)	<a href="#">HW-V5-ML510-G</a>
HW-V4-ML410-UNI-G-J	Virtex-4 Embedded System Development Board, Japan Specific (Lead-Free)	<a href="#">HW-V5-ML510-G-J</a>
HW-V5-ML550-UNI-G	Virtex-5 Networking Interface Board (Lead-Free)	No Xilinx Suggested Replacement
HW-V5-ML523-UNI-G	Virtex-5 LX110T Characterization Board (Lead-Free)	<a href="#">CK-V6-ML623-G</a>
HW-V5-ML523-UNI-G-J	Virtex-5 LX110T Characterization Board, Japan Specific (Lead-Free)	<a href="#">CK-V6-ML623-G-J</a>
HW-V5-ML523-FXT-UNI-G	Xilinx Virtex-5 FXT FF1136 RocketIO GTX Characterization Platform	<a href="#">CK-V6-ML623-G</a>
HW-V5-ML523-FXT-UNI-G-J	Xilinx Virtex-5 FXT FF1136 RocketIO GTX Characterization Platform, Japan Specific	<a href="#">CK-V6-ML623-G-J</a>

## メモ :

1. 上記すべての開発システム製品に含まれるリファレンス デザインは、「現状有姿」にて提供されています。
2. リファレンス デザインをサポートするデザイン環境は、ISE® 11.1 までです。

## キーデートおよび注文情報

### LogiCORE™、DVB-S.2 FEC エンコーダー

最終受注日：2011年7月31日

最終出荷日：2011年8月9日

テクニカルサポート終了日：2012年7月11日

締結済みの保証契約は製品の製造中止後も履行されますが、更新はされません。

### LogiCORE、画像処理パック

最終受注日：2011年4月25日

最終出荷日：2011年5月2日

代替製品は、2011年5月2日から入手可能です。

### LogiCORE、ビデオ処理パック

最終受注日：2011年4月25日

最終出荷日：2011年5月2日

代替製品は、2011年5月2日から入手可能です。

### ISE Design Suite 12 インストール DVD

最終受注日：2011年4月22日

最終出荷日：2011年5月29日

### エンベデッド開発 HW/SW キット - Spartan-3A DSP MicroBlaze プロセッサ版

最終受注日：2011年7月1日

最終出荷日：2011年7月8日

テクニカルサポート終了日：2012年7月1日

### XtremeDSP スターター キット - Spartan-3A DSP 1800A 版

最終受注日：2011年7月1日

最終出荷日：2011年7月8日

テクニカルサポート終了日：2012年7月1日

### 開発キット プロモーション製品番号

最終受注日：2011年4月22日

最終出荷日：2011年4月29日

### ザイリンクス開発システム キットとボード

**在庫限りの販売**：記載した製品は現時点では在庫がありますが、それらの補充予定はありません。在庫がなくなり次第、注文受付を終了させていただきます。

これらの製品に対するテクニカルサポートは、販売終了後6ヶ月で終了します。

## お問い合わせ先

製品在庫に限りがある場合がございますので、製品の LTB (Last-Time-Buy) 注文は、上記のキーデート以前に時間的余裕をもってご発注下さい。また、LTB 注文が現時点のレート以上になることが予想される場合、ご注文の見通しをザイリンクス販売代理店までご連絡下さい。すべての注文は NCNR (Non-Cancellable and Non-Returnable) 条件のもと、先着順の形で対応させていただきます。その他ご不明な点、ご質問等ございましたら、[ザイリンクス販売代理店](#)までお問い合わせ下さい。

重要なお知らせ：ザイリンクス カスタマー通知 (XCN, XDN, Quality Alert) リリースの通知は、サポートウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズして下さい。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、[ザイリンクスアンサー#18683](#) を参照して下さい。

## 改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2011/04/18	1.0	初版リリース
2011/04/26	1.0.1	表 6 の製品番号を修正。

## Notice of Disclaimer

The information disclosed to you hereunder (the "Materials") is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials, or to advise you of any corrections or update. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of the Limited Warranties which can be viewed at <http://www.xilinx.com/warranty.htm>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in Critical Applications: <http://www.xilinx.com/warranty.htm#critapps>.

この通知は参照用として、英語版 (XCN11016、バージョン 1.0.1、2011 年 4 月 26 日付け) を翻訳したものです。