

## 概要

この通知は、ザイリンクス VOG48 TSOP パッケージ用に新しい出荷トレイが追加されることをお知らせするものです。

## 内容

Daewon 社が製造する出荷トレイがザイリンクス VOG48 パッケージ用として追加されます。

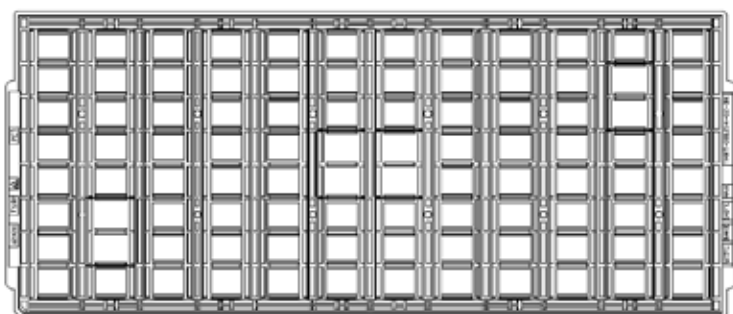
新しい Daewon 社製のトレイのマトリクスは、PCT Technology 社製のトレイと互換性があり、X/Y 寸が一致します。ただし、Daewon 社製のトレイには滑り止めが付いているため、これら 2 社のトレイを積み重ねることはできません。これら 2 社のトレイを重ねたり、混ぜて使用したりしないことを推奨します。

ザイリンクスは 2011 年 5 月 1 日より、新しいトレイの使用を開始します。

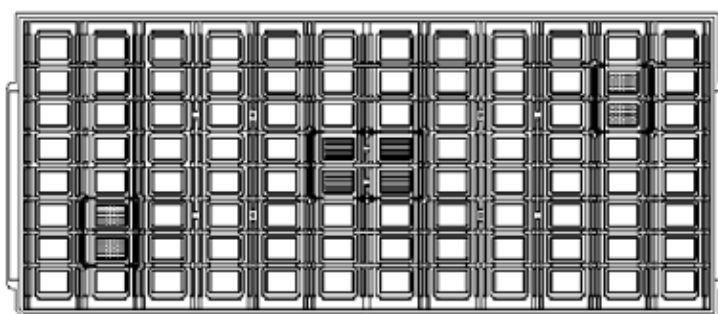
詳細は、[表 1](#) および [図 1](#) を参照してください。

表 1: トレイ情報

トレイ タイプ	現在のトレイ		新規トレイ	
	PCT Technology 社の トレイ製品番号	ザイリンクス 図面番号	Daewon 社のトレイ 製品番号	ザイリンクス 図面番号
12X20 TSOP THIN MATRIX TRAY (96 pockets) for VO48/VOG48 pkg	TMHT-081204-02-BK	SIT0122	T1007005	SIT0141



Tray 1: TMHT-081204-02-B  
Vendor: PCT Technology



Tray 2: T1007005  
Vendor: Daewon

図 1: トレイ詳細図

## 該当製品

該当製品には、すべての標準製品番号および、それらの SCD (Specification Control Document) 製品が含まれます。

表 2 : 該当デバイスおよびパッケージ

デバイス
XCF08PVOG48C
XCF16PVOG48C
XCF32PVOG48C
XQF32PVO48M

## お問い合わせ先

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、ザイリンクス テクニカル サポート <http://japan.xilinx.com/support/techsup/tappinfo.htm> までお問い合わせ下さい。

重要なお知らせ : ザイリンクス カスタマー通知 (XCN, XDN, Quality Alert) リリースの通知は、サポートウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズして下さい。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、ザイリンクス アンサー #18683 を参照して下さい。 <http://japan.xilinx.com/support/answers/18683.htm>

## 改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2011/04/25	1.0	初版リリース

## Notice of Disclaimer

The information disclosed to you hereunder (the "Materials") is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials, or to advise you of any corrections or update. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of the Limited Warranties which can be viewed at <http://www.xilinx.com/warranty.htm>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in Critical Applications: <http://www.xilinx.com/warranty.htm#critapps>.

この通知は参照用として、英語版 (XCN11021、バージョン 1.0、2011 年 4 月 25 日発行) を翻訳したものです。