

概要

この通知は、一部の開発システム製品が製造中止となることをお知らせするものです。

内容

ザイリンクスは定期的に製品の見直しを実施しており、その結果、次の製品の製造を中止することを決定いたしました。この通知と併せて、これまでに発行された製造中止製品の通知もご一読下さい。過去の通知は次のサイトから入手できます。http://japan.xilinx.com/support/documentation/customer_notices.htm

該当製品

1. [LogiCORE™、加法的白色ガウシアンノイズ](#)
2. [エンベデッド開発 HW/SW キット - Virtex®-5 FX70T PowerPC MicroBlaze プロセッサ版](#)
3. [在庫限りの販売となるザイリンクス開発システムキットとボード製品](#)

表 1 : LogiCORE™、加法的白色ガウシアンノイズ

製品番号	内容	代替製品
DO-DI-AWGN	LogiCORE, Additive White Gaussian Noise, Site License	No Replacement Available
ESC-DI-AWGN	LogiCORE, Additive White Gaussian Noise, Support Contract	No Replacement Available
DO-DI-AWGN-WW	LogiCORE, Additive White Gaussian Noise, Worldwide License	No Replacement Available
ESC-DI-AWGN -WW	LogiCORE, Additive White Gaussian Noise, Worldwide Support Contract	No Replacement Available

表 2 : エンベデッド開発 HW/SW キット - Virtex-5 FX70T PowerPC MicroBlaze プロセッサ版

製品番号	内容	代替製品
DK-V5-EMBD-ML507-G	Embedded Development HW/SW Kit - Virtex-5 FX70T PowerPC MicroBlaze Processor Edition, Includes Full Seats of ISE Foundation and EDK	DK-S6-EMBD-G DK-V6-EMBD-G
DK-V5-EMBD-ML507-G-J	Embedded Development HW/SW Kit - Virtex-5 FX70T PowerPC MicroBlaze Processor Edition, Includes Full Seats of ISE Foundation and EDK, Japan Specific	DK-S6-EMBD-G-J DK-V6-EMBD-G-J

表 3：在庫限りの販売となるザイリンクス開発システム キットとボード製品

製品番号	内容	代替製品
HW-SPAR3E-SK-UNI-G	Spartan®-3E Starter Kit	EK-S6-SP601-G
HW-SPAR3E-SK-UNI-G-J	Spartan-3E Starter Kit, Japan Specific	EK-S6-SP601-G-J
SK-CRII-L-G	CoolRunner™-II Low Power/Cost Starter Kit	Digilent CoolRunner-II Starter Kit” Rev3
HW-V4-ML401-UNI-G	Virtex®-4 General Purpose/FPGA Evaluation Board	EK-V6-ML605-G
HW-V4-ML401-UNI-G-J	Virtex-4 General Purpose/FPGA Evaluation Board, Japan Specific	EK-V6-ML605-G-J
HW-V4-ML403-UNI-G	Virtex-4 Processor and General Purpose/FPGA Evaluation Board (Lead-Free)	EK-V6-ML605-G
HW-V4-ML403-UNI-G-J	Virtex-4 ML403 Embedded Platform, Japan Specific	EK-V6-ML605-G-J
HW-V5-ML561-UNI-G	Virtex-5 Memory Development Board	No Xilinx Suggested Replacement
HW-V5-ML561-UNI-G-J	Virtex-5 Memory Development Board, Japan Specific	No Xilinx Suggested Replacement
HW-V5-ML521-UNI-G	Virtex-5 LX50T Characterization Board (Lead-Free)	CK-V6-ML623-G
HW-V5-ML521-UNI-G-J	Virtex-5 LX50T Characterization Board, Japan Specific (Lead-Free)	CK-V6-ML623-G-J
HW-V5-ML525-UNI-G	Virtex-5 LXT ML525 RocketIO™ Characterization Platform	CK-V6-ML623-G
HW-V5-ML525-UNI-G-J	Virtex-5 LXT FPGA ML525 RocketIO Characterization Platform, Japan Specific	CK-V6-ML623-G-J
HW-V4-ML410-UNI-G	Virtex-4 Embedded System Development Board (Lead-Free)	HW-V5-ML510-G
HW-V4-ML410-UNI-G-J	Virtex-4 Embedded System Development Board, Japan Specific (Lead-Free)	HW-V5-ML510-G-J
HW-V5-ML523-UNI-G	Virtex-5 LX110T Characterization Board (Lead-Free)	CK-V6-ML623-G
HW-V5-ML523-UNI-G-J	Virtex-5 LX110T Characterization Board, Japan Specific (Lead-Free)	CK-V6-ML623-G-J
HW-V5-ML523-FXT-UNI-G	Xilinx Virtex-5.FXT FF1136 RocketIO GTX Characterization Platform	CK-V6-ML623-G
HW-V5-ML523-FXT-UNI-G-J	Xilinx Virtex-5.FXT FF1136 RocketIO GTX Characterization Platform, Japan Specific	CK-V6-ML623-G-J

メモ：

1. 上記すべての開発システム製品に含まれるリファレンス デザインは、「現状有姿」にて提供されています。
2. リファレンス デザインをサポートするデザイン環境は、ISE® 11.4 までです。

キーデートおよび注文情報

LogiCORE™、加法性白色ガンマ ノイズ

最終受注日：2011 年 10 月 11 日

最終出荷日：2011 年 10 月 18 日

テクニカル サポート終了日：2012 年 10 月 11 日

締結済みの保証契約は製品の製造中止後も履行されますが、更新はされません。

エンベデッド開発 HW/SW キット - Virtex-5 FX70T PowerPC MicroBlaze プロセッサ版

最終受注日：2011 年 9 月 16 日

最終出荷日：2011 年 9 月 30 日

ザイリンクス開発システム キットとボード

在庫限りの販売：記載した製品は現時点では在庫がありますが、それらの補充予定はありません。在庫がなくなり次第、注文受付を終了させていただきます。

これらの製品に対するテクニカル サポートは、販売終了後 6 ヶ月で終了します。

お問い合わせ

製品在庫に限りがある場合がございますので、製品の LTB (Last-Time-Buy) 注文は、上記のキーデート以前に時間的余裕をもってご発注下さい。また、LTB 注文が現時点のレート以上になることが予想される場合、ご注文の見通しをザイリンクス販売代理店までご連絡下さい。すべての注文は NCNR (Non-Cancellable and Non-Returnable) 条件のもと、先着順の形で対応させていただきます。その他ご不明な点、ご質問等ございましたら、[ザイリンクス販売代理店](#)までお問い合わせ下さい。

重要なお知らせ：ザイリンクス カスタマー通知 (XCN、XDN、Quality Alert) リリースの通知は、サポート ウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズして下さい。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、[ザイリンクス アンサー #18683](#) を参照して下さい。

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2011/07/11	1.0	初版リリース
2011/07/18	1.0.1	表 2 の製品番号の記載ミスを修正。

Notice of Disclaimer

The information disclosed to you hereunder (the “Materials”) is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available “AS IS” and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials, or to advise you of any corrections or update. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of the Limited Warranties which can be viewed at <http://www.xilinx.com/warranty.htm>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in Critical Applications: <http://www.xilinx.com/warranty.htm#critapps>.

この文章は参照用として、英語版 (XCEN11025、バージョン 1.0.1、2011 年 7 月 18 日発行) を翻訳したものです。