

概要

この通知は、台湾の台南市にある UMC 社の Fab12 で製造されている Virtex®-4 および Virtex®-5 FPGA 製品のライン統合についてお知らせするものです。ザイリンクス Virtex-4 および Virtex-5 FPGA の両製品は、台南市 (台湾) にある UMC 社 Fab12 と大分市 (日本) にある東芝の工場で製品認定し、製造が行われてきました。今回の統合により、東芝において量産されてきた一部の製品も UMC 社で製造されることとなります。

説明

Virtex-4 および Virtex-5 FPGA 製品ファミリーは共に、その導入以来、UMC 社および東芝の両工場での製品認定が行われ、各ファミリーのデバイスの大部分はこれらの工場から出荷されてきました。今回の統合により、後述するスケジュールに従って、大分市にある東芝工場から製造されていた Virtex-4 および Virtex-5 FPGA の全製品の製造が台湾の台南市にある UMC 社 Fab12 に移管されます。

ザイリンクスは、UMC 社と東芝で製造された Virtex-4 および Virtex-5 FPGA 製品の詳細な性能と品質評価データを有しており、非常に高い品質と信頼性をサポートしています。

この統合によって下記のデバイスが UMC 社の量産用マスク ライブラリに正式に追加されることになり、移行されたデバイスは Virtex-4 および Virtex-5 FPGA 製品ファミリー全体に適用されているのと同じ品質、信頼の仕様で製造されます。形状、フィット、機能、および信頼性への変更はありません。

該当製品

[表 1](#) および [表 2](#) に、該当する製品番号を示します。

表 1: 該当する標準 XC FPGA 製品

製品番号	パッケージ
XC4VLX15	SF(G)363, FF(G)668
XC4VLX25	SF(G)363, FF(G)668
XC4VLX40	FF(G)668, FF(G)1148
XC4VLX80	FF(G)1148
XC5VLX20T	FF(G)323
XC5VSX35T	FF(G)665
XC5VSX50T	FF(G)665, FF(G)1136
XC5VSX95T	FF(G)1136, DIE
XC5VSX240T	FF(G)1738

表 2: 該当する高信頼性 XQ FPGA 製品

製品番号	パッケージ
XQ4VLX25	SF363, FF668, DIE
XQ4VLX40	FF668
XQ4VLX160	FF1148
XQ5VSX50T	EF665, DIE
XQ5VSX95T	EF1136
XQ5VSX240T	FF1738

キーデータおよび注文情報

該当デバイスの製品認定および混在出荷は、[表 3](#) に記載のスケジュールで実施される予定です。

表 3: 製品の混在出荷スケジュール

製品番号	パッケージ	プロセス認定	マスク認定	混在出荷開始予定
XC4VLX15	SF(G)363, FF(G)668	Completed	January 2012	April 2012
XC4VLX25	SF(G)363, FF(G)668	Completed	January 2012	April 2012
XC4VLX40	FF(G)668, FF(G)1148	Completed	January 2012	April 2012
XC4VLX80	FF(G)1148	Completed	January 2012	April 2012
XC5VLX20T	FF(G)323	Completed	January 2012	April 2012
XC5VSX35T	FF(G)665	Completed	Completed	April 2012
XC5VSX50T	FF(G)665, FF(G)1136	Completed	Completed	April 2012
XC5VSX95T	FF(G)1136, DIE	Completed	Completed	April 2012
XC5VSX240T	FF(G)1738	Completed	Completed	April 2012
XQ4VLX25	SF363, FF668, DIE	Completed	January 2012	April 2012
XQ4VLX40	FF668	Completed	January 2012	April 2012
XQ4VLX160	FF1148	Completed	Completed	April 2012
XQ5VSX50T	EF665, DIE	Completed	Completed	April 2012
XQ5VSX95T	EF1136	Completed	Completed	April 2012
XQ5VSX240T	FF1738	Completed	Completed	April 2012

品質評価データ

品質評価データは、ザイリックス信頼性モニター レポート [UG116](#) から入手可能です。Virtex-4 LX、Virtex-5 LX、および Virtex-5 SXT FPGA データは現時点で提供されています。Virtex-4 LX および Virtex-5 LX FPGA のマスク評価データについては、2012 年 1 月に入手可能となる予定です。

お問い合わせ

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、[ザイリンクステクニカルサポート](#)までお問い合わせください。

重要なお知らせ：ザイリンクス カスタマー通知 (XCN、XDN、Quality Alert) リリースの通知は、サポート ウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができる サービスを提供しています。登録方法は、[ザイリンクスアンサー 18683](#) を参照してください。

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2011 年 12 月 5 日	1.0	初版リリース

Notice of Disclaimer

The information disclosed to you hereunder (the "Materials") is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials, or to advise you of any corrections or update. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of the Limited Warranties which can be viewed at <http://www.xilinx.com/warranty.htm>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in Critical Applications: <http://www.xilinx.com/warranty.htm#critapps>.

この通知は参照用として、英語版 (XCN11030、v1.0、2011 年 12 月 5 日発行) を翻訳したものです。