

概要

この通知は、ザイリックス FPGA 製品の一部の製品マーキングが変更されることをお知らせするものです。

説明

ザイリックス FPGA 製品に対して新しいマーキング表示が使用されることになりました。この変更は、レーザー マークの金属リッドまたはベア ダイ パッケージの製品にのみ影響を与えます。オートモーティブ XA 製品および航空宇宙/高信頼性 XQ 製品への影響はありません。

ザイリックスは、特定のスピードおよび温度グレード デバイスに対する需要に対応するため、別のスピード/温度グレードにマーク済みのデバイスの再テストを行う場合があります。この通知の発行以前に、既存のスピード/温度グレード マークを覆い、新たなスピード/温度グレードがデバイスにマークされました。このプロセスはレーザー マークのデバイスには適用できないため、ザイリックスはレーザー マークの FPGA デバイスに対するスピードおよび温度グレードのマーキング (4 行目) を変更することになりました (トレーサビリティに記載の例を参照)。これにより、複数のスピードおよび温度グレードが記載可能となります。

注記:

1. このタイプのマーキングが使用されるのは、マーキング済みの個々のデバイスに対して、別のスピードおよび温度グレード要件を満たしているかのプロダクション テストが実施された場合のみです。
2. 注文された各デバイスは、トップ マークにあるスピードおよび温度グレードに反映されている個別仕様のみを満たします。1 つのスピードおよび温度グレードのみが示されているデバイスはいずれも、複数のスピード グレード仕様を満たすことがテストされていないか保証されていません。

この変更による、フォーム、形状、機能への影響はありません。

該当製品

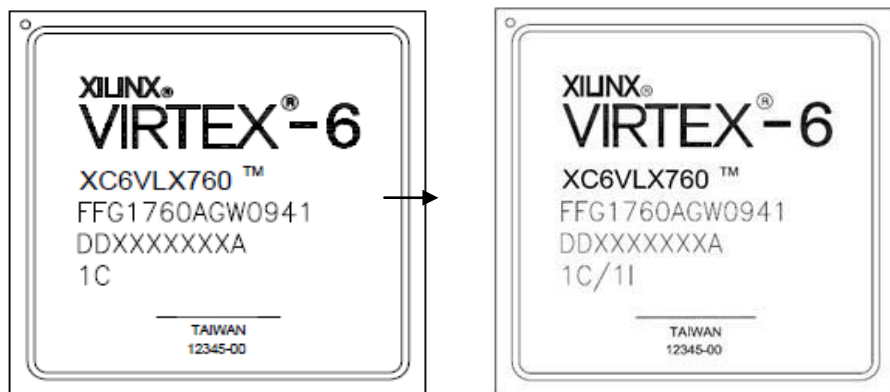
この変更は、すべてのスピード、パッケージ、温度範囲のレーザー マークの全ザイリックス FPGA に該当します。

キーデートおよび注文情報

変更はこの通知のリリース時点で有効です。

トレーサビリティ

製品マーキングの例 (実際のロット情報ではない)



標準的なレーザー マーキング

新しいリマーキング

お問い合わせ

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、ザイリンクス テクニカル サポート <http://japan.xilinx.com/support/techsup/tappinfo.htm> までお問い合わせください。

重要なお知らせ：ザイリンクス カスタマー通知 (XCN、XDN、Quality Alert) リリースの通知は、サポートウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、ザイリンクス アンサー #18683 を参照してください。 <http://japan.xilinx.com/support/answers/18683.htm>

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2012 年 10 月 8 日	1.0	初版リリース
2012 年 10 月 9 日	1.1	マーキング例の図をよりわかりやすいものに置き換え。
2012 年 10 月 10 日	1.1.1	マーキング例の図の説明を「現在のリマーキング」から「標準のレーザー マーキング」に変更。

Notice of Disclaimer

The information disclosed to you hereunder (the “Materials”) is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials, or to advise you of any corrections or update. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of the Limited Warranties which can be viewed at <http://www.xilinx.com/warranty.htm>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in Critical Applications: <http://www.xilinx.com/warranty.htm#critapps>.

この通知は参照用として、英語版 (XCN12021、バージョン 1.1.1、2012 年 10 月 10 日発行) を翻訳したものです。