開発システム製品の製造中止通知

XCN12025 (v1.0) 2012 年 12 月 17 日 製造中止製品の通知

概要

この通知は、一部の開発システム製品 (Virtex™-7 CES ボード キット) が製造中止となることをお知らせするものです。

説明

次の製品の製造を終了し、代替製品に置き換えることを決定しました。この通知と併せて、これまでに発行された製造中止製品の通知もご一読ください。過去の通知は次のサイトから入手できます。
http://japan.xilinx.com/support/documentation/customer_notices.htm.

該当製品

Virtex-7 CES ボード キット

表 1 : Virtex-7 評価キット

製品番号	内容	代替製品	サポートするデバイス ファミリ
EK-V7-VC707-CES-G	Virtex-7 FPGA VC707 ES Evaluation Kit	EK-V7-VC707-G	Virtex™-7
EK-V7-VC707-CES-G-J	Virtex-7 FPGA VC707 ES Evaluation Kit, Japan Specific	EK-V7-VC707-G-J	Virtex™-7

キーデートおよび注文情報

Virtex-7 CES ボード キット
最終受注日 : 2012 年 12 月 17 日
最終出荷日 : 2012 年 12 月 28 日
テクニカル サポート終了日 : 2013 年 12 月 17 日

© Copyright 2012 Xilinx, Inc. Xilinx, the Xilinx logo, Artix, ISE, Kintex, Spartan, Virtex, Zynq, and other designated brands included herein are trademarks of Xilinx in the United States and other countries.All other trademarks are the property of their respective owners.

お問い合わせ

製品在庫に限りがある場合がございますので、製品の LTB (Last-Time-Buy) 注文は、上記のキーデート以前に時間的余裕をもってご発注下さい。また、LTB 注文が現時点のレート以上になることが予想される場合、ご注文の見通しをザイリンクス販売代理店までご連絡ください。すべての注文は NCNR (Non-Cancellable and Non-Returnable) 条件のもと、先着順の形で対応させていただきます。その他ご不明な点、ご質問等ございましたら、ザイリンクス販売代理店までお問い合わせください。

重要なお知らせ : カスタマー通知 (XCN、XDN、Quality Alert) は、弊社のサポート ウェブサイト (http://japan.xilinx.com/support) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、ザイリンクス アンサー 18683 を参照して下さい。

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2012 年 12 月 17 日	1.0	初版リリース

Notice of Disclaimer

The information disclosed to you hereunder (the “Materials”) is provided solely for the selection and use of Xilinx products.To the maximum extent permitted by applicable law:(1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same.Xilinx assumes no obligation to correct any errors contained in the Materials, or to advise you of any corrections or update.You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent.Certain products are subject to the terms and conditions of the Limited Warranties which can be viewed at http://www.xilinx.com/warranty.htm; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx.Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in Critical Applications:http://www.xilinx.com/warranty.htm#critapps.

この通知は参照用として、英語版 (XCN12025、バージョン 1.0.1、2012 年 12 月 17 日発行) を翻訳したものです