

概要

この通知は、すべての Spartan®-6 FPGA において BUFIO2 および BUFIO2_2CLK プリミティブの DIVIDE 属性でサポートされる値が変更されることをお知らせするものです。この変更は、コマーシャル/インダストリアル XC、オートモーティブ XA、ディフェンスグレード XQ を含むすべての Spartan-6 FPGA とそれらの SCD (Specification Control Document) 製品に該当します。

説明

BUFIO2 および BUFIO2_2CLK プリミティブの DIVIDE 属性値として 2 は使用できなくなります。表 1 に、変更前後でこれらのプリミティブの DIVIDE 属性に設定可能な値を示します。

表 1 : BUFIO2 および BUFIO2_2CLK プリミティブの DIVIDE 属性値の変更

プリミティブ	DIVIDE 属性	
	変更前	変更後
BUFIO2	1 ⁽¹⁾ 、2、3、4、5、6、7、8	1 ⁽¹⁾ 、3、4、5、6、7、8
BUFIO2_2CLK	2 ⁽¹⁾ 、3、4、5、6、7、8	3 ⁽¹⁾ 、4、5、6、7、8

注記：

1. デフォルト値です。

ISE® 14.6 以降では、BUFIO2 または BUFIO2_2CLK プリミティブのインスタンスで DIVIDE=2 と設定されていると、DRC エラーとなります。

『[Spartan-6 FPGA クロックリソース ユーザー ガイド](#)』(UG382) v1.8 は、この変更を反映させるよう更新される予定です。

詳細および回避策は、[ザイリンクス アンサー 56113](#) : Spartan-6 BUFIO2 のデザイン アドバイザリ - DIVIDE=2 の問題 を参照してください。

影響を受ける LogiCORE IP

Spartan-6 FPGA で GTP 受信クロックから RXUSRCLK2 を生成する際に DIVIDE=2 と設定した BUFIO2 を使用する LogiCORE™ IP DisplayPort® v3.2 (およびそれ以前) インターコネクト プロトコルを含むデザインが該当します。

該当製品

この変更は、コマーシャル/インダストリアル XC、オートモーティブ XA、ディフェンスグレード XQ を含むすべての Spartan-6 FPGA とそれらの SCD (Specification Control Document) 製品に該当します。

推奨事項

ザイリンクスは、該当製品および IP のデザインで DIVIDE=2 と設定した BUFIO2 または BUFIO2_2CLK インスタンスを含んでいないかを確認することを推奨します。該当するデザインは、[ザイリンクスアンサー 56113](#) (該当する DisplayPort デザインについては[ザイリンクスアンサー 51964](#)) に記載されている方法に従ってください。

お問い合わせ

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、[ザイリンクス テクニカル サポート](#)までお問い合わせください。

重要なお知らせ：ザイリンクス カスタマー通知 (XCN、XDN、Quality Alert) リリースの通知は、サポートウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、ザイリンクス アンサー #18683 を参照してください。 <http://japan.xilinx.com/support/answers/18683.htm>.

その他の資料

UG382 : 『Spartan-6 FPGA クロックリソース ユーザー ガイド』
<http://japan.xilinx.com/cgi-bin/docs/ndoc?v=Spartan-6;t=user+guide>

ザイリンクス アンサー 56113 : Spartan-6 BUFIO2 のデザイン アドバイザリ - DIVIDE=2 の問題
<http://japan.xilinx.com/support/answers/56113.htm>

ザイリンクス アンサー 51964 : LogiCORE IP DisplayPort v3.2 - GTP 2 バイト モード インターフェイスのクロッキング構造
<http://japan.xilinx.com/support/answers/51964.htm>

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2013 年 6 月 24 日	1.0	初版リリース

Notice of Disclaimer

The information disclosed to you hereunder (the "Materials") is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials, or to advise you of any corrections or update. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of the Limited Warranties which can be viewed at <http://www.xilinx.com/warranty.htm>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in Critical Applications: <http://www.xilinx.com/warranty.htm#critapps>.

Automotive Applications Disclaimer

XILINX PRODUCTS ARE NOT DESIGNED OR INTENDED TO BE FAIL-SAFE, OR FOR USE IN ANY APPLICATION REQUIRING FAIL-SAFE PERFORMANCE, SUCH AS APPLICATIONS RELATED TO: (I) THE DEPLOYMENT OF AIRBAGS, (II) CONTROL OF A VEHICLE, UNLESS THERE IS A FAIL-SAFE OR REDUNDANCY FEATURE (WHICH DOES NOT INCLUDE USE OF SOFTWARE IN THE XILINX DEVICE TO IMPLEMENT THE REDUNDANCY) AND A WARNING SIGNAL UPON FAILURE TO THE OPERATOR, OR (III) USES THAT COULD LEAD TO DEATH OR PERSONAL INJURY. CUSTOMER ASSUMES THE SOLE RISK AND LIABILITY OF ANY USE OF XILINX PRODUCTS IN SUCH APPLICATIONS.

この通知は参照用として、英語版 (XCEN13018、バージョン 1.0、2013 年 6 月 24 日発行) を翻訳したものです。