

概要

この通知は、ザイリンクス TQ144 および TQG144 パッケージ用に新しい出荷トレイが追加されることをお知らせするものです。

内容

Daewon 社が製造する出荷トレイがザイリンクス TQ144 および TQG144 パッケージ用として追加されます。

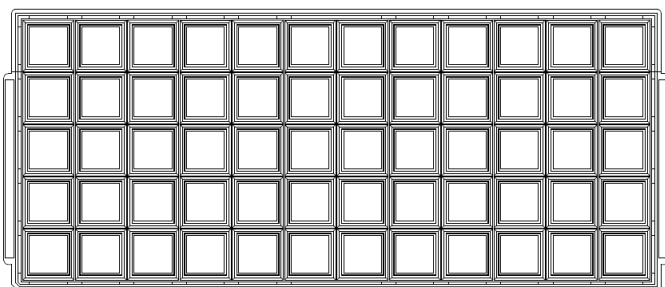
Daewon 社製のトレイのマトリクスは、Kostat 社製のトレイと互換性があり、X/Y 寸法が一致します。ただし、Daewon 社製トレイと Kostat 社製トレイは滑り止めの位置が異なるため、積み重ねることはできません。両社のお荷トレイを重ねたり、混ぜて使用したりしないことを推奨します。

ザイリンクスは 2013 年 10 月 6 日より、新しいトレイの使用を開始します。

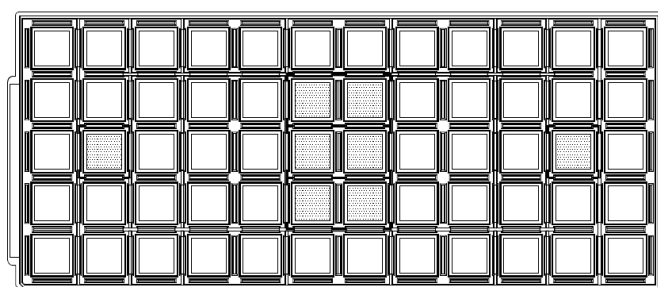
詳細は、[表 1](#) および [図 1](#) を参照してください。

表 1：トレイ情報

トレイタイプ	現在のトレイ		新規トレイ	
	Kostat 社のトレイ 製品番号	ザイリンクス 図面番号	Daewon 社のトレイ 製品番号	ザイリンクス 図面番号
20x20 TQFPJEDED LOW PROFILE TRAY (60 ポケット)、TQ144 および TQG144 パッケージ	KS-8303	SIT0061	123-2020-J19	SIT0152



現在のトレイ：KS-8303
ベンダー：Kostat



新規トレイ：123-2020-J19
ベンダー：Daewon

図 1：トレイ詳細図

該当製品

この変更は、すべての温度範囲またはグレードの TQ144 および TQG144 パッケージの製品に該当します。[表 2](#) に、該当製品番号を示します。

表 2：該当デバイスおよびパッケージ

デバイス	デバイス	デバイス	デバイス	デバイス
XA2C256	XA3S250E	XC2S15	XC3S250E	XC6SLX9
XA2C384	XC2C128	XC2S30	XC3S400	XC95144XL
XA2S100E	XC2C256	XC2S50	XC3S50	XC95288XL
XA2S50E	XC2C384	XC2S50E	XC3S50A	XCR3128XL
XA3S100E	XC2S100	XC3S100E	XC3S50AN	XCR3256XL
XA3S200	XC2S100E	XC3S200	XC6SLX4	XCR3384XL

お問い合わせ

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、[ザイリンクス テクニカル サポート](#)までお問い合わせください。

重要なお知らせ：ザイリンクス カスタマー通知 (XCN、XDN、Quality Alert) リリースのお知らせは、ザイリンクスのサポートウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、ザイリンクス アンサー #18683 を参照してください。<http://japan.xilinx.com/support/answers/18683.htm>

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2013 年 8 月 12 日	1.0	初版

Notice of Disclaimer

The information disclosed to you hereunder (the “Materials”) is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials or to notify you of updates to the Materials or to product specifications. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of Xilinx’s limited warranty, please refer to Xilinx’s Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in such critical applications, please refer to Xilinx’s Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>.

この通知は参照用として、英語版 (XCEN13026、バージョン 1.0、2013 年 8 月 12 日リリース) を翻訳したものです。