

概要

この通知は、10/100 Ethernet Media Access Controller についての開発システム製品および評価/特性評価キットが製造中止となり、アップグレードの対象となるドメイン特化キットに関する情報をお知らせするものです。

説明

ザイリンクスは定期的に製品の見直しを実施しており、その結果、次の製品の製造を中止することを決定いたしました。この通知と併せて、これまでに発行された製造中止製品の通知もご一読ください。過去の通知はザイリンクスウェブサイト (Xilinx.com) から入手できます。

該当製品

- [10/100 Ethernet Media Access Controller \(EMAC\)](#)
- [Virtex-5 評価キット](#)
- [Virtex-7 特性評価キット](#)
- [ドメイン特化キットのアップグレード](#)

表 1 : 10/100 Ethernet Media Access Controller (EMAC)

製品番号	説明	代替製品
EF-DI-10-100-EMAC-SITE 1	LogiCORE, 10/100 Ethernet MAC, Site License	EF-DI-TEMAC-SITE
EFR-DI-10-100-EMAC-SITE 1	LogiCORE, 10/100 Ethernet MAC, Site License Renewal	EFR-DI-TEMAC-SITE
EF-DI-10-100-EMAC-WW 1	LogiCORE, 10/100 Ethernet MAC, Worldwide License	EF-DI-TEMAC-WW
EFR-DI-10-100-EMAC-WW 1	LogiCORE, 10/100 Ethernet MAC, Worldwide License	EFR-DI-TEMAC-WW

表 2 : Virtex-5 評価キット

製品番号	説明	代替製品
HW-V5-ML501-UNI-G 2	Virtex-5 LX FPGA ML501 Evaluation Platform	EK-K7-KC705-G
HW-V5-ML501-UNI-G-J 2	Virtex-5 LX FPGA ML501 Evaluation Platform, Japan Specific	EK-K7-KC705-G-J
HW-V5-ML505-UNI-G 2	Virtex-5 LXT FPGA ML505 Evaluation Platform	EK-K7-KC705-G
HW-V5-ML505-UNI-G-J 2	Virtex-5 LXT FPGA ML505 Evaluation Platform, Japan Specific	EK-K7-KC705-G-J
HW-V5-ML510-G 2	Virtex-5 FXT ML510 Embedded Development Platform	EK-K7-KC705-G
HW-V5-ML510-G-J 2	Virtex-5 FXT ML510 Embedded Development Platform, Japan Specific	EK-K7-KC705-G-J

表 3 : Virtex-7 特性評価キット

製品番号	説明	代替製品
CK-V7-VC7222-IES-G 3	Xilinx Virtex-7 FPGA VC7222 Characterization Kit	CK-V7-VC7222-G
CK-V7-VC7222-IES-G-J 3	Xilinx Virtex-7 FPGA VC7222 Characterization Kit, Japan Specific	CK-V7-VC7222-G-J

表 4 : ドメイン特化キットのアップグレード

製品番号	説明	代替製品
UP-S6-SP605-CONN-G 4	Xilinx Spartan-6 FPGA Embedded Kit upgrade package to Spartan-6 FPGA Connectivity Kit	No Replacement
UP-S6-EMBD-CONN-G 4	Xilinx Spartan-6 FPGA Embedded Kit upgrade package to Spartan-6 FPGA Connectivity Kit	No Replacement

注記:

- 10/100 Mbps EMAC IP コアは、Tri-Mode Ethernet MAC (TEMAC) LogiCORE IP コア製品のサブセットです。同じ価格で、10/100 Mbps EMAC および 1G EMAC の両サポートが含まれます。表 1 に示す代替製品に加えて、より低価格のプロジェクトライセンス版の Tri-Mode Ethernet MAC (TEMAC) LogiCORE IP (EF-DI-TEMAC-PROJ) が入手可能です。
- オリジナル Virtex-5 FPGA ファミリをサポートする最後のソフトウェアバージョンは、ISE® 13.4 です。これは <http://japan.xilinx.com/support/download/index.htm> からダウンロードできます。
- オリジナル Virtex-7 FPGA ファミリをサポートする最後のソフトウェアバージョンは、Vivado® 2013.2 です。これは <http://japan.xilinx.com/support/download/index.htm> からダウンロードできます。
- オリジナル Spartan-6 FPGA ファミリをサポートする最後のソフトウェアバージョンは、ISE 13.4 です。これは <http://japan.xilinx.com/support/download/index.htm> からダウンロードできます。

キーデータおよび注文情報

10/100 Ethernet Media Access Controller (EMAC)

最終受注日: 2014 年 3 月 24 日

最終出荷日: 2014 年 4 月 7 日

保証期間内の製品は、Tri-mode Ethernet MAC (TEMAC) に移行されます。

Virtex-5 評価キット

HW-V5-ML501-UNI-G/J - この製品の在庫はありません。

新規注文は受け付けていません。

締結済みの保証契約は履行されます。

HW-V5-ML505-UNI-G/J および HW-V5-ML510-G/J

最終受注日: 2014 年 3 月 14 日、あるいは在庫のある限り

最終出荷日: 2014 年 3 月 28 日

Virtex-7 特性評価キット

この製品の在庫はありません。

新規注文は受け付けていません。

締結済みの保証契約は履行されます。

表に示す代替キットは、既に注文いただけます。

ドメイン特化キットへのアップグレード

最終受注日: 2014 年 1 月 6 日

最終出荷日: 2014 年 1 月 20 日

テクニカル サポート

これらの製品についてのサポートは、ソリューション センター ([ザイリンクス アンサー 40174](#)) を参照してください。今後、これらの製品に対するサポートは、ツールの使用方法および発行済み資料に関する内容に限られます。

お問い合わせ

製品在庫に限りがある場合がございますので、製品の LTB (Last-Time-Buy) 注文は、上記のキーデート以前に時間的余裕をもってご注文下さい。また、LTB 注文が現時点のレート以上になることが予想される場合、ご注文の見通しをザイリンクス販売代理店までご連絡下さい。すべての注文は NCNR (Non-Cancellable and Non-Returnable) 条件のもと、先着順の形で対応させていただきます。その他ご不明な点、ご質問等ございましたら、[ザイリンクス販売代理店](#)までお問い合わせ下さい。

重要なお知らせ：ザイリンクス カスタマー通知 (XCN, XDN, Quality Alert) リリースのお知らせは、ザイリンクスのサポート ウェブ サイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラーッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、[ザイリンクス アンサー 18683](#) を参照してください。

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2013 年 12 月 16 日	1.0	初版

Notice of Disclaimer

The information disclosed to you hereunder (the "Materials") is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials or to notify you of updates to the Materials or to product specifications. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of Xilinx's limited warranty, please refer to Xilinx's Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in such critical applications, please refer to Xilinx's Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>.

この通知は参照用として、英語版 (XCN13034、バージョン 1.0、2013 年 12 月 16 日発行) を翻訳したものです。