

概要

この通知は、すべての 28nm 製品ファミリに対応するウェハー製造サイトの追加をお知らせするものです。ザイリンクスおよび TSMC 社は、TSMC 社の 28nm SMP (Super Manufacturing Platform) の一部としての 28nm/HPL プロセスと事業継続戦略を統合します。これを受けて、ザイリンクスの 28nm 製品ファミリの全製品に対応する認定された供給元としてファブ 15 が追加されます。

この変更は、Artix®-7、Kintex®-7、Virtex®-7、および Zynq®-7000 (XC) コマーシャル (C) グレード、エクステンド (E) グレードおよびインダストリアル (I) グレードのすべての製品に適用します。オートモーティブ (XA) および高信頼性 (XQ) 製品は TSMC SMP/ファブ 15 で評価後に製品としてリリースされるため、この影響はありません。

説明

28nm 製品について、その事業継続と大量生産に対応できるサプライチェーンを構築するため、ザイリンクスはすべての 28nm 製品ファミリに対応するウェハー製造サイト (TSMC SMP/ファブ 15) を追加する予定です。ザイリンクスおよび TSMC 社の本提携は、標準化された HPL プロセス製造制御システムを用いて、28nm ノードに対応する複数のウェハー製造サイト間でシームレスかつ同期化されたプロセスを開発することを目的にしています。この SMP (Super Manufacturing Platform) は、製造管理プロセスの制御の集中管理を実現します。

TSMC SMP/ファブ 15 は、Artix-7、Kintex-7、Virtex-7、および Zynq-7000 (XC) コマーシャル (C) グレード、エクステンド (E) グレードおよびインダストリアル (I) グレードのすべての製品に対応する認定された供給元として追加されます。オートモーティブ (XA) および高信頼性 (XQ) 製品は TSMC SMP/ファブ 15 で評価後に製品としてリリースされ、この影響はありません。

特性評価およびテストを経て実証された性能、品質および信頼性のすべての面において同じ仕様が、すべての 28nm 製品ファミリに適用されます。結果、SMP/ファブ 15 の追加による、フォーム、形状、機能、信頼性への影響はありません。

該当製品

該当製品には、XC コマーシャル (C) グレード、エクステンド (E) グレードおよびインダストリアル (I) グレード デバイスのすべての標準とそれらの SCD (Specification Control Document) 製品が含まれます ([表 1](#) 参照)。

表 1 : 該当する 28nm デバイス ファミリ

デバイス	デバイス	デバイス	デバイス	デバイス
XC7A100T	XC7K355T	XC7V2000T	XC7VX485T	XC7Z010
XC7A200T	XC7K410T	XC7VH580T	XC7VX550T	XC7Z020
XC7K70T	XC7K420T	XC7VH870T	XC7VX690T	XC7Z030
XC7K160T	XC7K480T	XC7VX330T	XC7VX980T	XC7Z045
XC7K325T	XC7V585T	XC7VX415T	XC7VX1140T	XC7Z100

キーデートおよび注文情報

[表 2](#) に、ファブ 15 で製造されたプロダクション デバイスの最初の出荷スケジュールを示します。

表 2 : ファブ 15 デバイスの品質評価完了および移行スケジュール

デバイス	品質評価完了	混在出荷開始
XC7A100T	2013 年 12 月	2014 年 4 月
XC7A200T	2014 年 4 月	2014 年 7 月
XC7K70T	2014 年 6 月	2014 年 9 月
XC7K160T	2014 年 5 月	2014 年 8 月
XC7K325T	2013 年 12 月	2014 年 4 月
XC7K355T	2014 年 6 月	2014 年 9 月
XC7K410T	2014 年 6 月	2014 年 9 月
XC7K420T	2014 年 5 月	2014 年 8 月
XC7K480T	2014 年 5 月	2014 年 8 月
XC7V585T	2014 年 7 月	2014 年 10 月
XC7V2000T	2014 年 6 月	2014 年 9 月
XC7VH580T	2014 年 7 月	2014 年 10 月
XC7VH870T	2014 年 7 月	2014 年 10 月
XC7VX330T	2014 年 7 月	2014 年 10 月
XC7VX415T	2014 年 6 月	2014 年 9 月
XC7VX485T	2014 年 1 月	2014 年 7 月
XC7VX550T	2014 年 2 月	2014 年 5 月
XC7VX690T	2014 年 2 月	2014 年 7 月
XC7VX980T	2014 年 6 月	2014 年 9 月
XC7VX1140T	2014 年 7 月	2014 年 10 月
XC7Z010	2013 年 12 月	2014 年 4 月
XC7Z020	2013 年 12 月	2014 年 4 月
XC7Z030	2014 年 3 月	2014 年 6 月
XC7Z045	2014 年 3 月	2014 年 6 月
XC7Z100	2014 年 4 月	2014 年 7 月

注記 : この表に対する今後のアップデートは、[XTP262](#) で提供される予定です。

トレーサビリティ

パッケージのトップ マークは、製造場所を示す 1 文字のみが異なる以外は同じです。



図 1 : TSMC Fab 12 のトップ マーク



図 2 : TSMC Fab 15 のトップ マーク

品質評価データ

品質評価データは、要求に応じて入手可能です。

お問い合わせ

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、[ザイリンクス テクニカル サポート](#)までお問い合わせください。

重要なお知らせ：ザイリンクス カスタマー通知 (XCN, XDN, Quality Alert) リリースのお知らせは、ザイリンクスのサポートウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、ザイリンクス アンサー 18683 (<http://japan.xilinx.com/support/answers/18683.htm>) を参照してください。

その他の資料

XTP262 :『28nm 製品ファミリの追加ウェハー製造サイトの移行スケジュール』
<https://secure.xilinx.com/webreg/clickthrough.do?cid=354251>

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2013 年 12 月 16 日	1.0	初版
2014 年 3 月 24 日	1.1	トップ マーク情報を説明する「トレーサビリティ」セクションを追加。 表 2 で、XC7VX690T の混在出荷開始を「TBD」から「2014 年 7 月」に更新。

Notice of Disclaimer

The information disclosed to you hereunder (the "Materials") is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials or to notify you of updates to the Materials or to product specifications. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of Xilinx's limited warranty, please refer to Xilinx's Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in such critical applications, please refer to Xilinx's Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>.

この通知は参照用として、英語版 (XCN14004、バージョン 1.1、2014 年 3 月 24 日発行) を翻訳したものです。