

概要

この通知は、ザイリンクスの開発システム LogiCORE™ 製品の一部と、AXI Bus Functional Model (BFM) 製品、PetaLinux 製品、Virtex®-4 ボード、Virtex®-5 ボード、および Virtex®-6 ボードとキットの製造中止をお知らせするものです。

説明

ザイリンクスは定期的に製品の見直しを実施しており、その結果、次の製品の製造を中止することを決定いたしました。この通知と併せて、これまでに発行された製造中止製品の通知もご一読ください。過去の通知はザイリンクス ウェブサイト (xilinx.com) から入手できます。

該当製品

- [LogiCORE、Turbo Convolutional Decoder、UMTS/3GPP](#)
- [LogiCORE、Turbo Convolutional Decoder、CDMA2000/3GPP2](#)
- [LogiCORE、Turbo Convolutional Encoder、CDMA2000/3GPP2](#)
- [LogiCORE、IEEE 802.16e CTC Decoder Netlist](#)
- [LogiCORE、IEEE 802.16e CTC Encoder](#)
- [AXI Bus Functional Model \(BFM\)](#)
- [PetaLinux SDK](#)
- [Virtex-4 ボード](#)
- [Virtex-5 ボード](#)
- [Virtex-6 ボードとキット](#)

表 1 : LogiCORE、Turbo Convolutional Decoder、UMTS/3GPP

製品番号	説明	代替製品
EF-DI-TCCDEC-UMTS-SITE	LogiCORE, Turbo Convolutional Decoder, UMTS/3GPP, Site License	No Replacement Part
EFR-DI-TCCDEC-UMTS-SITE	LogiCORE, Turbo Convolutional Decoder, UMTS/3GPP, Site License Renewal	No Replacement Part
EF-DI-TCCDEC-UMTS-WW	LogiCORE, Turbo Convolutional Decoder, UMTS/3GPP, Worldwide License	No Replacement Part
EFR-DI-TCCDEC-UMTS-WW	LogiCORE, Turbo Convolutional Decoder, UMTS/3GPP, Worldwide License Renewal	No Replacement Part

表 2 : LogiCORE、Turbo Convolutional Decoder、CDMA2000/3GPP2

製品番号	説明	代替製品
EF-DI-TCCDEC-SITE	LogiCORE, Turbo Convolutional Decoder, CDMA2000/3GPP2, Site License	No Replacement Part
EFR-DI-TCCDEC-SITE	LogiCORE, Turbo Convolutional Decoder, CDMA2000/3GPP2, Site License Renewal	No Replacement Part
EF-DI-TCCDEC-WW	LogiCORE, Turbo Convolutional Decoder, CDMA2000/3GPP2, Worldwide License	No Replacement Part
EFR-DI-TCCDEC-WW	LogiCORE, Turbo Convolutional Decoder, CDMA2000/3GPP2, Worldwide License Renewal	No Replacement Part

表 3 : LogiCORE、Turbo Convolutional Encoder、CDMA2000/3GPP2

製品番号	説明	代替製品
EF-DI-TCCENC-SITE	LogiCORE, Turbo Convolutional Encoder, CDMA2000/3GPP2, Site License	No Replacement Part
EFR-DI-TCCENC-SITE	LogiCORE, Turbo Convolutional Encoder, CDMA2000/3GPP2, Site License Renewal	No Replacement Part
EF-DI-TCCENC-WW	LogiCORE, Turbo Convolutional Encoder, CDMA2000/3GPP2, Worldwide License	No Replacement Part
EFR-DI-TCCENC-WW	LogiCORE, Turbo Convolutional Encoder, CDMA2000/3GPP2, Worldwide License Renewal	No Replacement Part

表 4 : LogiCORE、IEEE 802.16e CTC Decoder Netlist

製品番号	説明	代替製品
EF-DI-CTC-80216E-DEC-SITE	LogiCORE, IEEE 802.16e CTC Decoder Netlist, Site License	No Replacement Part
EFR-DI-CTC-80216E-DEC-SITE	LogiCORE, IEEE 802.16e CTC Decoder Netlist, Site License Renewal	No Replacement Part
EF-DI-CTC-80216E-DEC-SRC	LogiCORE, IEEE 802.16e CTC Decoder Source Code	No Replacement Part

表 5 : LogiCORE、IEEE 802.16e CTC Encoder

製品番号	説明	代替製品
EF-DI-CTC-80216E-ENC-SITE	LogiCORE, IEEE 802.16e CTC Encoder, Site License	No Replacement Part
EFR-DI-CTC-80216E-ENC-SITE	LogiCORE, IEEE 802.16e CTC Encoder, Site License Renewal	No Replacement Part

表 6 : AXI Bus Functional Model (BFM)

製品番号	説明	新しい製品番号
DO-AXI-BFM	AXI Bus Functional Model	EF-AXI-BFM

表 7 : Petalinux SDK

製品番号	説明	代替製品
EF-PETALINUX-MB-PPC	PetaLinux SDK for MicroBlaze/ PPC, 12 month license	PetaLinux License (No-Charge)
EF-PETALINUX-ZQ	PetaLinux SDK for Zynq, 12 month license	PetaLinux License (No-Charge)

注記 :

1. 製造中止となるのは、Zynq®、MicroBlaze™、および PPC の PetaLinux コマーシャル ライセンスのみです。PetaLinux ツールについては、サポートに制限がありますが、無償提供を継続します。
2. PetaLinux コマーシャル ライセンスをお持ちのお客様へのサポートは、そのサポート期間の終了まで継続されます。期間終了後は、PetaLinux ツールのライセンスを取得することを推奨します。
3. サポートの詳細は、PetaLinux ライセンス ページ (<http://japan.xilinx.com/tools/petalinux-license.htm>) を参照してください。

表 8 : Virtex-4 ボード

製品番号	説明	代替製品
HW-V4-ML405-UNI-G	Virtex-4 RocketIO™ MGT and General Purpose/ FPGA Evaluation Board (Lead-Free)	EK-Z7-ZC702-G
HW-V4-ML405-UNI-G-J	Virtex-4 RocketIO™ MGT and General Purpose/ FPGA Evaluation Board, Japan Specific (Lead-Free)	EK-Z7-ZC702-G-J

注記：

1. オリジナル Virtex FPGA ファミリをサポートする最後のソフトウェア バージョンは、ISE® 12.4 です。これは <http://japan.xilinx.com/support/download/index.htm> からダウンロードできます。

表 9 : Virtex-5 ボード

製品番号	説明	代替製品
HW-AFX-FF1760-500-G 1	Virtex-5 Socketed Board Supporting Devices in FF1760 Package (Lead-Free)	None
HW-V5-ML506-UNI-G 2	Virtex-5 DSP, RocketIO GTP and General Purpose/ FPGA Evaluation Board (Lead-Free)	EK-K7-KC705-G
HW-V5-ML506-UNI-G-J 2	Virtex-5 DSP, RocketIO GTP and General Purpose/ FPGA Evaluation Board, Japan Specific (Lead-Free)	EK-K7-KC705-G-J
HW-V5-ML507-UNI-G 2	Virtex-5 Processor, RocketIO GTX and General Purpose/FPGA Evaluation Board (Lead-Free)	EK-A7-AC701-G
HW-V5-ML507-UNI-G-J 2	Virtex-5 Processor, RocketIO GTX and General Purpose/FPGA Evaluation Board, Japan Specific (Lead-Free)	EK-A7-AC701-G-J
HW-V5-ML555-G 1	Virtex-5 PCI Express Gen 1 Board	EK-A7-AC701-G

注記：

1. オリジナル Virtex FPGA ファミリをサポートする最後のソフトウェア バージョンは、ISE® 12.4 です。これは <http://japan.xilinx.com/support/download/index.htm> からダウンロードできます。
2. オリジナル Virtex FPGA ファミリをサポートする最後のソフトウェア バージョンは、ISE® 13.1 です。これは <http://japan.xilinx.com/support/download/index.htm> からダウンロードできます。

表 10 : Virtex-6 ボードとキット

製品番号	説明	代替製品
CK-V6-ML623-G	Xilinx Virtex-6 FPGA Characterization Kit	CK-K7-KC724-G
CK-V6-ML623-G-J	Xilinx Virtex-6 FPGA Characterization Kit, Japan Specific	CK-K7-KC724-G-J
EK-V6-ML631-G	Virtex-6 HXT FPGA ML631 Evaluation Kit for Packet Processing & Traffic Management	None
EK-V6-ML631-G-J	Virtex-6 HXT FPGA ML631 Evaluation Kit for Packet Processing & Traffic Management, Japan Specific	None

注記：

1. オリジナル Virtex FPGA ファミリをサポートする最後のソフトウェア バージョンは、ISE® 13.4 です。これは <http://japan.xilinx.com/support/download/index.htm> からダウンロードできます。

キーデータおよび注文情報

LogiCORE、Turbo Convolutional Decoder、UMTS/3GPP

最終受注日：2014年3月31日

最終出荷日：2014年4月14日

LogiCORE、Turbo Convolutional Decoder、CDMA2000/3GPP2

最終受注日：2014年3月31日

最終出荷日：2014年4月14日

LogiCORE、Turbo Convolutional Encoder、CDMA2000/3GPP2

最終受注日：2014年3月31日

最終出荷日：2014年4月14日

LogiCORE、IEEE 802.16e CTC Decoder Netlist

最終受注日：2014年3月31日

最終出荷日：2014年4月14日

LogiCORE、IEEE 802.16e CTC Encoder

最終受注日：2014年3月31日

最終出荷日：2014年4月14日

AXI Bus Functional Model (BFM)

最終受注日：2014年3月13日

最終出荷日：2014年3月27日

新しい製品番号での注文は2014年3月31日から可能です。

PetaLinux SDK

2014年3月3日以降、この製品番号の新規注文は受け付けません。

Virtex-4 ボード

最終受注日：2014年8月25日、あるいは在庫のある限り

最終出荷日：2014年9月15日

Virtex-5 ボード

HW-AFX-FF1760-500-G

最終受注日：2014年8月25日、あるいは在庫のある限り

最終出荷日：2014年9月15日

HW-V5-ML506-UNI-G/J

最終受注日：2014年6月30日、あるいは在庫のある限り

最終出荷日：2014年7月14日

HW-V5-ML507-UNI-G/J

最終受注日：2014年8月25日、あるいは在庫のある限り

最終出荷日：2014年9月15日

HW-V5-ML555-G

最終受注日：2014年6月30日、あるいは在庫のある限り

最終出荷日：2014年7月14日

Virtex-6 ボードとキット

CK-V6-ML623-G/J

最終受注日：2014 年 8 月 25 日、あるいは在庫のある限り

最終出荷日：2014 年 9 月 15 日

EK-V6-ML631-G/J

最終受注日：2014 年 3 月 17 日、あるいは在庫のある限り

最終出荷日：2014 年 3 月 31 日

テクニカル サポート

これらの製品についてのサポートは、ソリューション センター ([ザイリンクス アンサー 40174](#)) を参照してください。今後、これらの製品に対するサポートは、ツールの使用方法および発行済み資料に関する内容に限られます。

お問い合わせ

製品在庫に限りがある場合がございますので、製品の LTB (Last-Time-Buy) 注文は、上記のキーデート以前に時間的余裕をもってご発注ください。また、LTB 注文が現時点のレート以上になることが予想される場合、ご注文の見通しをザイリンクス販売代理店までご連絡ください。すべての注文は、先着順の形で対応させていただきます。また、LTB の 60 日以内の注文につきましては NCNR (Non-Cancellable and Non-Returnable) となります。その他ご不明な点、ご質問等ございましたら、ザイリンクス販売代理店までお問い合わせください。

重要なお知らせ：ザイリンクス カスタマー通知 (XCN, XDN, Quality Alert) リリースのお知らせは、ザイリンクスのサポートウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザインアドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、ザイリンクス アンサー 18683 を参照してください。

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2014 年 3 月 3 日	1.0	初版
2015 年 3 月 23 日	2.0	次のパーツの需要が回復したため、これらを製造中止通知から削除。 EF-DI-TCCENC-UMTS-SITE EFR-DI-TCCENC-UMTS-SITE EF-DI-TCCENC-UMTS-WW EFR-DI-TCCENC-UMTS-WW

Notice of Disclaimer

The information disclosed to you hereunder (the “Materials”) is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available “AS IS” and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials or to notify you of updates to the Materials or to product specifications. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of Xilinx’s limited warranty, please refer to Xilinx’s Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in such critical applications, please refer to Xilinx’s Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>.

この通知は参照用として、英語版 (XCN14010、バージョン 2.0、2015 年 3 月 23 日リリース) を翻訳したものです。