

概要

この通知は、すべての Virtex[®]-6 と一部の 7 シリーズ FPGA フリップチップ パッケージの認定されたサブストレート サプライヤーを新たに追加することをお知らせするものです。また、Virtex-6 FPGA 製品のサブストレート コア材が業界標準 (E700FGR) に変更されます。

説明

フリップチップ パッケージの継続的な供給を確保するため、サプライヤーを追加します。この新たなサプライヤーが提供するサブストレートを使用した 7 シリーズ FPGA フリップチップ パッケージの材質、デザイン、および外形寸法は、現在の 7 シリーズ FPGA 製品のパッケージと同じです。Virtex-6 FPGA のサブストレート コアについては、業界標準の E700FGR に変更されます。E700FGR はすでに 7 シリーズ FPGA フリップチップ サブストレートに採用されています。追加されるサブストレートを用いた Virtex-6 FPGA のコア材以外の材質、デザイン、および外形寸法は、現在の製品と同じです。今回追加されているサプライヤーはサブストレート サプライヤーとして認定されており、ザイリンクスのワイヤボンド製品向けサブストレートを供給しています。この変更による、形状、寸法、機能への影響はありません。

該当製品

SB/FB/FF/SBG/FBG/FFG パッケージの Artix[®]-7、Zynq[®]-7000 All Programmable、Virtex[®]-7 および Kintex[®]-7 における該当製品は、XC コマーシャル (C) グレード、エクステンド (E) グレードおよびインダストリアル (I) グレード デバイスのすべての標準とそれらの SCD (Specification Control Document) 製品が含まれます。FL/FLG/FH/FHG パッケージの Virtex-7 および 7 シリーズ FPGA のオートモーティブ XA デバイスへの影響はありません。

Virtex-6 FPGA における該当製品は、XC コマーシャル (C) およびインダストリアル (I) グレードのすべての標準と SCD (Specification Control Document) 製品が含まれます。FFG1156 パッケージの高信頼性 XQ デバイスへの影響はありません。

[表 1](#)、[表 2](#)、[表 3](#)、[表 4](#) および [表 5](#) に、該当デバイスのパッケージを示します。

表 1 : 該当する Virtex-6 FPGA デバイスのパッケージ製品

デバイス	パッケージ	デバイス	パッケージ	デバイス	パッケージ
XC6VCX130T	FF(G)784 ⁽¹⁾	XC6VHX565T	FF(G)1923 ⁽¹⁾	XC6VLX760	FF(G)1760 ⁽¹⁾
	FF(G)1156 ⁽¹⁾		FF(G)1924 ⁽¹⁾		
XC6VCX195T	FF(G)784 ⁽¹⁾	XC6VLX130T	FF(G)784 ⁽¹⁾	XC6VVSX315T	FF(G)1156 ⁽¹⁾
	FF(G)1156 ⁽¹⁾		FF(G)1156 ⁽¹⁾		FF(G)1759 ⁽¹⁾
XC6VCX240T	FF(G)784 ⁽¹⁾	XC6VLX195T	FF(G)784 ⁽¹⁾	XC6VVSX475T	FF(G)1156 ⁽¹⁾
	FF(G)1156 ⁽¹⁾		FF(G)1156 ⁽¹⁾		FF(G)1759 ⁽¹⁾
XC6VCX75T	FF(G)784 ⁽¹⁾	XC6VLX240T	FF(G)784 ⁽¹⁾		
XC6VHX250T	FF(G)1154 ⁽¹⁾		FF(G)1156 ⁽¹⁾		
XC6VHX255T	FF(G)1155 ⁽¹⁾		FF(G)1759 ⁽¹⁾		
	FF(G)1923 ⁽¹⁾	XC6VLX365T	FF(G)1156 ⁽¹⁾		
XC6VHX380T	FF(G)1154 ⁽¹⁾		FF(G)1759 ⁽¹⁾	FF(G)1759 ⁽¹⁾	
	FF(G)1155 ⁽¹⁾	XC6VLX550T	FF(G)1760 ⁽¹⁾		
	FF(G)1923 ⁽¹⁾		FF(G)784 ⁽¹⁾		
	FF(G)1924 ⁽¹⁾	XC6VLX75T			

表 2 : 該当する Artix-7 FPGA デバイスのパッケージ製品

デバイス	パッケージ
XC7A200T	FF(G)1156 ⁽²⁾
	FB(G)484 ⁽³⁾
	FB(G)676 ⁽³⁾
	SB(G)484 ⁽³⁾

表 3 : 該当する Kintex-7 FPGA デバイスのパッケージ製品

デバイス	パッケージ	デバイス	パッケージ	デバイス	パッケージ	
XC7K70T	FB(G)484 ⁽³⁾	XC7K325T	FF(G)676 ⁽¹⁾	XC7K410T	FF(G)676 ⁽²⁾	
	FB(G)676 ⁽³⁾		FF(G)900 ⁽¹⁾		FF(G)900 ⁽²⁾	
XC7K160T	FF(G)676 ⁽²⁾		FB(G)676 ⁽³⁾		FB(G)676 ⁽³⁾	FB(G)900 ⁽³⁾
	FB(G)484 ⁽³⁾		FB(G)900 ⁽³⁾		FF(G)901 ⁽²⁾	FF(G)1156 ⁽²⁾
	FB(G)676 ⁽³⁾	XC7K355T	FF(G)901 ⁽²⁾	FF(G)901 ⁽²⁾		
				XC7K420T	FF(G)1156 ⁽²⁾	
				XC7K480T	FF(G)901 ⁽²⁾	
					FF(G)1156 ⁽²⁾	

表 4 : 該当する Virtex-7 FPGA デバイスのパッケージ製品

デバイス	パッケージ	デバイス	パッケージ	デバイス	パッケージ	
XC7V585T	FF(G)1157 ⁽²⁾	XC7VX485T	FF(G)1157 ⁽²⁾	XC7VX690T	FF(G)1157 ⁽²⁾	
	FF(G)1761 ⁽²⁾		FF(G)1158 ⁽²⁾		FF(G)1158 ⁽²⁾	
XC7VX330T	FF(G)1157 ⁽²⁾		FF(G)1761 ⁽²⁾		FF(G)1761 ⁽²⁾	FF(G)1926 ⁽²⁾
	FF(G)1761 ⁽²⁾		FF(G)1927 ⁽²⁾		FF(G)1927 ⁽²⁾	FF(G)1930 ⁽²⁾
XC7VX415T	FF(G)1157 ⁽²⁾		FF(G)1930 ⁽²⁾		FF(G)1158 ⁽²⁾	FF(G)1926 ⁽²⁾
	FF(G)1158 ⁽²⁾	XC7VX550T	FF(G)1927 ⁽²⁾	FF(G)1928 ⁽²⁾		
	FF(G)1927 ⁽²⁾		FF(G)1927 ⁽²⁾	FF(G)1930 ⁽²⁾		

表 5 : 該当する Zynq-7000 FPGA デバイスのパッケージ製品

デバイス	パッケージ	デバイス	パッケージ	デバイス	パッケージ
XC7Z030	FB(G)484 ⁽³⁾	XC7Z045	FB(G)676 ⁽³⁾	XC7Z100	FFG1156 ⁽³⁾
	FB(G)676 ⁽³⁾		FF(G)676 ⁽³⁾		
	FF(G)676 ⁽³⁾		FF(G)900 ⁽³⁾		FFG900 ⁽³⁾
	SB(G)485 ⁽³⁾				
XC7Z035	FB(G)676 ⁽³⁾				
	FF(G)676 ⁽³⁾				
	FF(G)900 ⁽³⁾				

注記 :

- (1) フェーズ 1 の混在出荷スケジュールは、[表 6](#) を参照してください。
- (2) フェーズ 2 の混在出荷スケジュールは、[表 7](#) を参照してください。
- (3) フェーズ 3 の混在出荷スケジュールは、[表 8](#) を参照してください。

キーデートおよび注文情報

ザイリックスは、新しいサプライヤーが提供するサブストレートを使用した製品の混在出荷を早ければ CY2015 の Q1 から開始する予定です。スケジュールの詳細は、[XTP385](#) を参照してください。

表 6 : フェーズ 1 - Virtex-6 および Kintex-7 デバイスの品質評価完了および混在出荷スケジュール

デバイス	品質評価レポートの 入手可能日	混在出荷開始
XC6VCX130T	2014 年 11 月 3 日	Q1CY15
XC6VCX195T	2014 年 11 月 3 日	Q1CY15
XC6VCX240T	2014 年 11 月 3 日	Q1CY15
XC6VCX75T	2014 年 11 月 3 日	Q1CY15
XC6VHX250T	2014 年 11 月 3 日	Q1CY15
XC6VHX255T	2014 年 11 月 3 日	Q1CY15
XC6VHX380T	2014 年 11 月 3 日	Q1CY15
XC6VHX565T	2014 年 11 月 3 日	Q1CY15
XC6VLX130T	2014 年 11 月 3 日	Q1CY15
XC6VLX195T	2014 年 11 月 3 日	Q1CY15
XC6VLX240T	2014 年 11 月 3 日	Q1CY15
XC6VLX365T	2014 年 11 月 3 日	Q1CY15
XC6VLX550T	2014 年 11 月 3 日	Q1CY15
XC6VLX75T	2014 年 11 月 3 日	Q1CY15
XC6VLX760	2014 年 11 月 3 日	Q1CY15
XC6VSX315T	2014 年 11 月 3 日	Q1CY15
XC6VSX475T	2014 年 11 月 3 日	Q1CY15
XC7K325T	2014 年 11 月 3 日	Q1CY15

表 7 : フェーズ 2 - Artix-7、Kintex-7 および Virtex-7 デバイスの品質評価完了および混在出荷スケジュール

デバイス	品質評価レポートの 入手可能日	混在出荷開始
XC7A200T	2014 年 11 月 3 日	Q2CY15
XC7K160T	2014 年 11 月 3 日	Q2CY15
XC7K355T	2014 年 11 月 3 日	Q2CY15
XC7K410T	2014 年 11 月 3 日	Q2CY15
XC7K420T	2014 年 11 月 3 日	Q2CY15
XC7K480T	2014 年 11 月 3 日	Q2CY15
XC7V585T	2014 年 11 月 3 日	Q2CY15
XC7VX330T	2014 年 11 月 3 日	Q2CY15
XC7VX415T	2014 年 11 月 3 日	Q2CY15
XC7VX485T	2014 年 11 月 3 日	Q2CY15
XC7VX550T	2014 年 11 月 3 日	Q2CY15
XC7VX690T	2014 年 11 月 3 日	Q2CY15
XC7VX980T	2014 年 11 月 3 日	Q2CY15

表 8 : フェーズ 3 - Artix-7、Zynq-7000 All Programmable および Kintex-7 デバイスの品質評価完了および混在出荷スケジュール

デバイス	品質評価レポートの 入手可能日	混在出荷開始
XC7A200T-FBG484	2014 年 11 月 3 日	Q1CY16
XC7A200T-FBG676	2014 年 11 月 3 日	Q1CY16
XC7A200T-SBG484	2014 年 11 月 3 日	Q1CY16
XC7K160T-FBG484	2014 年 11 月 3 日	Q1CY16
XC7K160T-FBG676	2014 年 11 月 3 日	Q1CY16
XC7K325T-FBG676	2014 年 11 月 3 日	Q1CY16
XC7K325T-FBG900	2014 年 11 月 3 日	Q1CY16
XC7K410T-FBG676	2014 年 11 月 3 日	Q1CY16
XC7K410T-FBG900	2014 年 11 月 3 日	Q1CY16
XC7K70T-FBG484	2014 年 11 月 3 日	Q1CY16
XC7K70T-FBG676	2014 年 11 月 3 日	Q1CY16
XC7Z030-FBG484	2014 年 11 月 3 日	Q1CY16
XC7Z030-FBG676	2014 年 11 月 3 日	Q1CY16
XC7Z030-FFG676	2014 年 11 月 3 日	Q1CY16
XC7Z030-SBG485	2014 年 11 月 3 日	Q1CY16
XC7Z035-FBG676	2014 年 11 月 3 日	Q1CY16
XC7Z035-FFG676	2014 年 11 月 3 日	Q1CY16
XC7Z035-FFG900	2014 年 11 月 3 日	Q1CY16
XC7Z045-FBG676	2014 年 11 月 3 日	Q1CY16
XC7Z045-FFG676	2014 年 11 月 3 日	Q1CY16
XC7Z045-FFG900	2014 年 11 月 3 日	Q1CY16
XC7Z100-FFG1156	2014 年 11 月 3 日	Q1CY16
XC7Z100-FFG900	2014 年 11 月 3 日	Q1CY16

品質評価データ

品質評価は問題なく完了しています。詳細は、[RPT204](#) を参照してください。

お問い合わせ

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、[ザイリックス テクニカル サポート](#)までお問い合わせください。

重要なお知らせ：ザイリックス カスタマー通知 (XCN、XDN、Quality Alert) リリースのお知らせは、ザイリックスのサポートウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリックス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、ザイリックス アンサー 18683 (<http://japan.xilinx.com/support/answers/18683.htm>) を参照してください。

その他の資料

品質評価レポート (RPT204) :

<https://secure.xilinx.com/webreg/clickthrough.do?cid=370836>

FAQ (XTP385) : Virtex-6 および 7 シリーズ FPGA フリップチップ パッケージのサブストレート サプライヤーの移行スケジュール

<https://secure.xilinx.com/webreg/clickthrough.do?cid=371043>

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2014 年 11 月 3 日	1.0	初版
2014 年 11 月 10 日	1.1	表 1 に記載されている XC6VCX240T デバイスから FF(G)1759 パッケージを削除。 「キーデットおよび注文情報」の記載を変更。
2015 年 3 月 30 日	2.0	フェーズ 3 リリースで、Zynq-7000 ファミリー、Artix-7 SB(G) と FB(G) パッケージおよび Kintex-7 FB(G) パッケージを追加。

Notice of Disclaimer

The information disclosed to you hereunder (the “Materials”) is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law:(1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials or to notify you of updates to the Materials or to product specifications. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of Xilinx’s limited warranty, please refer to Xilinx’s Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in such critical applications, please refer to Xilinx’s Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>.

この通知は参照用として、英語版 (XCEN14012、バージョン 2.0、2015 年 3 月 30 日リリース) を翻訳したものです。