

概要

この通知は、ザイリンクス 7 シリーズ FPGA および Zynq®-7000 All Programmable SoC の全デバイスを対象とする、1.8V HP I/O、3.3V HR I/O、PL I/O、および PS I/O バンクの入力におけるアンダーシュートしきい値の変更をお知らせするものです。

説明

1.8V HP I/O、3.3V HR I/O、PL I/O、および PS I/O バンクの入力におけるアンダーシュート/オーバーシュートのしきい値は、「1.8V HP I/O バンクの AC 電圧オーバーシュート/アンダーシュートの V_{IN} 最大許容値」「PL 1.8V HP I/O バンクの AC 電圧オーバーシュート/アンダーシュートの V_{IN} 最大許容値」「3.3V HR I/O バンクの AC 電圧オーバーシュート/アンダーシュートの V_{IN} 最大許容値」、および「PS I/O および 3.3V HR I/O バンクの AC 電圧オーバーシュート/アンダーシュートの V_{IN} 最大許容値」の各表の注記 2 に記載しています。アンダーシュートは、入力がアンダーシュートしきい値を下回ると発生し、オーバーシュートは、入力がオーバーシュートしきい値を超えると発生します。7 シリーズ FPGA および Zynq-7000 AP SoC のすべてのデバイスについて、入力のアンダーシュートしきい値が $GND - 0.30V$ から $GND - 0.20V$ に変更されました。[表 1](#) および [表 2](#) に示す変更が、該当する製品に適用されます。

表 1 : Artix®-7、Kintex®-7、Virtex®-7T/-7XT、Zynq-7000 AP SoC (Z-7030、Z-7045、および Z-7100) デバイスの 1.8V HP I/O、3.3V HR I/O、PL I/O、および PS I/O バンクの入力におけるアンダーシュートしきい値の変更

変更前の注記	変更後の注記
オーバーシュート/アンダーシュートのピーク電圧、および $V_{CC0} + 0.20V$ を超える時間または $GND - 0.30V$ を下回る時間がこの表の値を超えないようにしてください。	オーバーシュート/アンダーシュートのピーク電圧、および $V_{CC0} + 0.20V$ を超える時間または $GND - 0.20V$ を下回る時間がこの表の値を超えないようにしてください。

[表 1](#) に示す変更内容が 2014 年 6 月 2 日およびそれ以降、次のデータシートに適用されます。

『Artix-7 FPGA データシート：DC 特性および AC スイッチ特性』(DS181)

『Kintex-7 FPGA データシート：DC 特性および AC スイッチ特性』(DS182)

『Virtex-7 T および XT FPGA データシート：DC 特性および AC スイッチ特性』(DS183)

『Zynq-7000 All Programmable SoC (Z-7030、Z-7045、Z-7100) : DC 特性および AC スイッチ特性』(DS191)

表 2 : Zynq-7000 AP SoC (Z-7010、Z-7015、Z-7020) デバイスの PS I/O および 3.3V HR I/O バンクの入力におけるアンダーシュートしきい値の変更

変更前の注記	変更後の注記
オーバーシュート/アンダーシュートのピーク電圧、および $V_{CC0} + 5%$ を超える時間または $GND - 0.30V$ を下回る時間がこの表の値を超えないようにしてください。	オーバーシュート/アンダーシュートのピーク電圧、および $V_{CC0} + 0.20V$ を超える時間または $GND - 0.20V$ を下回る時間がこの表の値を超えないようにしてください。

[表 2](#) に示す変更内容が 2014 年 6 月 2 日およびそれ以降、次のデータシートに適用されます。

『Zynq-7000 All Programmable SoC (Z-7010、Z-7015、Z-7020) : DC 特性および AC スイッチ特性』(DS187)

該当製品

この変更は、コマーシャル (C)、インダストリアル (I) グレード、オートモーティブ (XA)、およびディフェンス グレード (XQ) デバイスの全スピード グレード、パッケージ、温度範囲、ならびに SCD 製品に該当します。表 3 に、該当製品番号を示します。

表 3 : 該当デバイス

製品番号	この変更による影響
すべての Zynq-7000 AP SoC	あり
すべての 7 シリーズ FPGA	あり

お問い合わせ

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、ザイリックス テクニカル サポートまでお問い合わせください。

重要なお知らせ : ザイリックス カスタマー通知 (XCN, XDN, Quality Alert) リリースのお知らせは、ザイリックスのサポートウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリックス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、ザイリックス アンサー 18683 を参照してください。 <http://japan.xilinx.com/support/answers/18683.htm>

その他の資料

『Artix-7 FPGA データシート : DC 特性および AC スイッチ特性』 ([DS181](#))
<http://japan.xilinx.com/cgi-bin/docs/ndoc?v=7%20Series;t=data+sheet>

『Kintex-7 FPGA データシート : DC 特性および AC スイッチ特性』 ([DS182](#))
<http://japan.xilinx.com/cgi-bin/docs/ndoc?v=7%20Series;t=data+sheet>

『Virtex-7 T および XT FPGA データシート : DC 特性および AC スイッチ特性』 ([DS183](#))
<http://japan.xilinx.com/cgi-bin/docs/ndoc?v=7%20Series;t=data+sheet>

『Zynq-7000 All Programmable SoC (Z-7010, Z-7015, Z-7020) : DC 特性および AC スイッチ特性』 ([DS187](#))
<http://japan.xilinx.com/cgi-bin/docs/ndoc?v=zynq-7000;t=data+sheet>

『Zynq-7000 All Programmable SoC (Z-7030, Z-7045, および Z-7100) : DC 特性および AC スイッチ特性』 ([DS191](#))
<http://japan.xilinx.com/cgi-bin/docs/ndoc?v=zynq-7000;t=data+sheet>

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2014 年 6 月 2 日	1.0	初版

Notice of Disclaimer

The information disclosed to you hereunder (the "Materials") is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials or to notify you of updates to the Materials or to product specifications. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of Xilinx's limited warranty, please refer to Xilinx's Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in such critical applications, please refer to Xilinx's Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>.

Automotive Applications Disclaimer

XILINX PRODUCTS ARE NOT DESIGNED OR INTENDED TO BE FAIL-SAFE, OR FOR USE IN ANY APPLICATION REQUIRING FAIL-SAFE PERFORMANCE, SUCH AS APPLICATIONS RELATED TO: (I) THE DEPLOYMENT OF AIRBAGS, (II) CONTROL OF A VEHICLE, UNLESS THERE IS A FAIL-SAFE OR REDUNDANCY FEATURE (WHICH DOES NOT INCLUDE USE OF SOFTWARE IN THE XILINX DEVICE TO IMPLEMENT THE REDUNDANCY) AND A WARNING SIGNAL UPON FAILURE TO THE OPERATOR, OR (III) USES THAT COULD LEAD TO DEATH OR PERSONAL INJURY. CUSTOMER ASSUMES THE SOLE RISK AND LIABILITY OF ANY USE OF XILINX PRODUCTS IN SUCH APPLICATIONS.

この通知は参照用として、英語版 (XCEN14014、バージョン 1.0、2014 年 6 月 2 日リリース) を翻訳したものです。