



製品マーキングの変更 : Virtex-II、Virtex-II Pro および Virtex-4 FPGA フリップチップの トップ マークの印字をインクからレーザーに変更

XCN14019 (v1.1) 2014 年 6 月 18 日

製品変更通知 – FYI

概要

この通知は、Virtex®-II、Virtex®-II Pro、および Virtex®-4 FPGA フリップチップ パッケージの製品マーキングが変更されることをお知らせするものです。この変更による、フォーム、形状、機能への影響はありません。

説明

ザイリンクスは、Virtex-II、Virtex-II Pro、および Virtex-4 FPGA のすべてのフリップチップ パッケージのトップ マークの印字をインクからレーザーに変更します。

該当製品

この変更は、HiRel (XQ) デバイスを含むコマーシャル (C) およびインダストリアル (I) グレード デバイスの全スピード グレード、パッケージ、温度範囲の製品に該当します。さらに、それらの Specification Control Document (SCD) デバイスも同様に該当します。次の表に、該当デバイスを示します。

- [該当する Virtex-II および Virtex-II Pro FPGA フリップチップ デバイス製品](#)
- [該当する Virtex-4 FPGA フリップチップ製品](#)
- [該当する Hi-Rel \(XQ\) フリップチップ デバイス製品](#)
- [該当する EasyPath フリップチップ デバイス製品](#)

表 1 : 該当する Virtex-II および Virtex-II Pro FPGA フリップチップ デバイス製品

製品番号	製品番号	製品番号	製品番号	製品番号
XC2V1000	XC2V4000	XC2VP2	XC2VP30	XC2VP50
XC2V1500	XC2V6000	XC2VP20	XC2VP4	XC2VP7
XC2V2000	XC2V8000	XC2VP100	XC2VP40	XC2VP70
XC2V3000				

表 2 : 該当する Virtex-4 FPGA フリップチップ デバイス製品

製品番号	製品番号	製品番号	製品番号	製品番号
XC4VFX100	XC4VFX40	XC4VLX160	XC4VLX60	XC4VSX55
XC4VFX12	XC4VFX60	XC4VLX200	XC4VLX80	
XC4VFX140	XC4VLX100	XC4VLX25	XC4VSX25	
XC4VFX20	XC4VLX15	XC4VLX40	XC4VSX35	

表 3 : 該当する Hi-Rel (XQ) フリップチップ デバイス製品

製品番号	製品番号	製品番号	製品番号	製品番号
XQ2V6000	XQ4VFX100	XQ4VLX100	XQ4VLX40	XQ4VSX35
XQ2VP40	XQ4VFX140	XQ4VLX160	XQ4VLX60	XQ4VSX55
XQ2VP70	XQ4VFX60	XQ4VLX25	XQ4VLX80	

© Copyright 2014 Xilinx, Inc. Xilinx, the Xilinx logo, Artix, ISE, Kintex, Spartan, Virtex, Vivado, Zynq, and other designated brands included herein are trademarks of Xilinx in the United States and other countries. The PowerPC name and logo are registered trademarks of IBM Corp. and used under license. All other trademarks are the property of their respective owners.

表 4 : 該当する EasyPath フリップチップ製品

製品番号	製品番号	製品番号	製品番号	製品番号
XCE0103	XCE0204	XCE04F10	XCE04L4	XCE04L8
XCE0104	XCE0205	XCE04L10	XCE04L6	XCE04S2
XCE0106	XCE0207			

キーデートおよび注文情報

開始日は 2014 年 6 月 15 日 (デートコード : 1425) で、インク マーク製品の在庫がなくなるまで、インク マークとレーザー マークの製品が混在出荷されます。

トレーサビリティ

[図 1](#) および [図 2](#) に示すように、該当デバイスは次のパッケージトップ マークから特定できます。

製品マーキングの変更

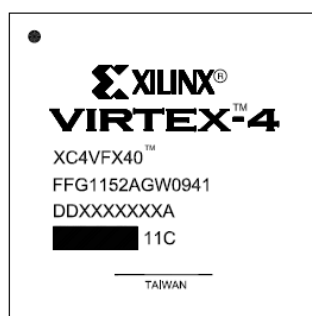


現在のマーキング (黒インク)



新しいマーキング (レーザー)

図 1



現在のマーキング (黒インク)



新しいマーキング (レーザー)

図 2

お問い合わせ

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、[ザイリンクス テクニカル サポート](#)までお問い合わせください。

重要なお知らせ :ザイリンクス カスタマー通知 (XCN、XDN、Quality Alert) リリースのお知らせは、ザイリンクスのサポートウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、ザイリンクス アンサー 18683 を参照してください。 <http://japan.xilinx.com/support/answers/18683.htm>

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2014 年 6 月 16 日	1.0	初版
2014 年 6 月 18 日	1.1	「デバイス トレース コードを追加します」という説明を削除。

Notice of Disclaimer

The information disclosed to you hereunder (the "Materials") is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials or to notify you of updates to the Materials or to product specifications. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of Xilinx's limited warranty, please refer to Xilinx's Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in such critical applications, please refer to Xilinx's Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>.

この通知は参照用として、英語版 (XCN14019、バージョン 1.1、2014 年 6 月 18 日リリース) を翻訳したものです。