

概要

この通知は、一部の開発システム Spartan® キットが製造中止となることをお知らせするものです。

説明

ザイリンクスは定期的に製品の見直しを実施しており、その結果、次の製品の製造を中止することを決定いたしました。この通知と併せて、これまでに発行された製造中止製品の通知もご一読ください。過去の通知はザイリンクス ウェブサイト (xilinx.com) から入手できます。

該当製品

- [Spartan-6 FPGA SP623 トランシーバー特性評価キット](#)
- [XtremeDSP 開発プラットフォーム – Spartan-3A DSP 3400A 版](#)

表 1 : Spartan-6 FPGA SP623 トランシーバー特性評価キット

製品番号	説明	代替製品
CK-S6-SP623-G	Spartan-6 FPGA SP623 トランシーバー特性評価キット	CK-K7-KC724-G
CK-S6-SP623-G-J	Spartan-6 FPGA SP623 トランシーバー特性評価キット、日本向け	CK-K7-KC724-G-J

注記 : オリジナル Spartan-6 FPGA ファミリーをサポートする最後の ISE ツール バージョンは 14.7 です。

表 2 : XtremeDSP 開発プラットフォーム – Spartan-3A DSP 3400A 版

製品番号	説明	代替製品
HW-SD3400A-DSP-DB-UNI-G	XtremeDSP 開発プラットフォーム – Spartan-3A DSP 3400A 版	EK-Z7-ZC702-G
HW-SD3400A-DSP-DB-UNI-G-J	XtremeDSP 開発プラットフォーム – Spartan-3A DSP 3400A 版、日本向け	EK-Z7-ZC702-G-J

注記 : オリジナル Spartan 3A FPGA ファミリーをサポートする最後の ISE ツール バージョンは 14.7 です。

キーデータおよび注文情報

Spartan-6 FPGA SP623 トランシーバー特性評価キット

最終受注日 : 2015 年 12 月 21 日、または在庫がなくなった日のいずれか先に到来する日

最終出荷日 : 2016 年 1 月 18 日

XtremeDSP 開発プラットフォーム – Spartan-3A DSP 3400A 版

最終受注日 : 2015 年 12 月 21 日、または在庫がなくなった日のいずれか先に到来する日

最終出荷日 : 2016 年 1 月 18 日

テクニカル サポート

これらの製品についてのサポートは、ソリューション センター ([ザイリンクス アンサー 40174](#)) を参照してください。今後、これらの製品に対するサポートは、ツールの使用方法および発行済み資料に関する内容に限られます。

お問い合わせ

製品在庫に限りがある場合がございますので、製品の LTB (Last-Time-Buy) 注文は、上記のキーデート以前に時間的余裕をもってご発注ください。また、LTB 注文が現在の使用量レベルを超えることが予想される場合、ご注文の見通しをザイリンクス販売代理店までご連絡ください。すべての注文は、先着順の形で対応させていただきます。また、LTB 期限の 60 日以内の注文につきましては NCNR (Non-Cancellable and Non-Returnable) となります。その他ご不明な点、ご質問等ございましたら、ザイリンクス販売代理店までお問い合わせください。

重要なお知らせ：ザイリンクス カスタマー通知 (XCN, XDN, Quality Alert) リリースのお知らせは、ザイリンクスのサポート ウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、ザイリンクス アンサー 18683 を参照してください。

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2015 年 6 月 22 日	1.0	初版

Notice of Disclaimer

The information disclosed to you hereunder (the "Materials") is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials or to notify you of updates to the Materials or to product specifications. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of Xilinx's limited warranty, please refer to Xilinx's Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in such critical applications, please refer to Xilinx's Terms of Sale which can be viewed at <http://www.xilinx.com/legal.htm#tos>.

この通知は参照用として、英語版 (XCN15029、バージョン 1.0、2015 年 6 月 22 日リリース) を翻訳したものです。