

概要

この通知は、一部の開発システム LogiCORE™ 製品および Virtex® キットが製造中止となることをお知らせするものです。

説明

ザイリンクスは定期的な製品の見直しを実施しており、その結果、次の製品の製造を中止することを決定いたしました。この通知と併せて、これまでに発行された製造中止製品の通知もご一読ください。過去の通知はザイリンクス ウェブサイト (xilinx.com) から入手できます。

該当製品

- [LogiCORE、DisplayPort with Secondary Audio and SPDIF Interface、製品番号のみ](#)
- [Xilinx Virtex-6 HXT ML628 Characterization Kit](#)
- [Virtex-6 HXT FPGA ML630 Evaluation Kit for OTN](#)

表 1 : LogiCORE、DisplayPort with Secondary Audio and SPDIF Interface、製品番号のみ

製品番号	説明	代替製品
EF-DI-DISPLAYPORT-AUDIO-SITE	LogiCORE、DisplayPort with Secondary Audio and SPDIF Interface、Site License	EF-DI-DISPLAYPORT-SITE
EFR-DI-DISPLAYPORT-AUDIO-SITE	LogiCORE、DisplayPort with Secondary Audio and SPDIF Interface、Site License Renewal	EFR-DI-DISPLAYPORT-SITE
EF-DI-DISPLAYPORT-AUDIO-WW	LogiCORE、DisplayPort with Secondary Audio and SPDIF Interface、Worldwide License	EF-DI-DISPLAYPORT-WW
EFR-DI-DISPLAYPORT-AUDIO-WW	LogiCORE、DisplayPort with Secondary Audio and SPDIF Interface、Worldwide License Renewal	EFR-DI-DISPLAYPORT-WW
DX-DI-DISPLAYPORT-TO-DP-AUDIO	Upgrade LogiCORE DisplayPort to DisplayPort Audio	EF-DI-DISPLAYPORT-SITE
DX-DI-RSD-TO-DP-AUDIO	Upgrade LogiCORE Reed Solomon Decoder (EF-DI-RSD-SITE) to DisplayPort Audio (EFR-DI-DISPLAYPORT-AUDIO-SITE)	EF-DI-DISPLAYPORT-SITE

注記 : LogiCORE、DisplayPort with Secondary Audio and SPDIF Interface は、2015 年 9 月 28 日より上記の表に記載されている代替製品番号として LogiCORE、DisplayPort に含まれます。

表 2 : Xilinx Virtex-6 HXT ML628 Characterization Kit

製品番号	説明	代替製品
CK-V6-ML628-G	Xilinx Virtex-6 HXT ML628 Characterization Kit	CK-U1-KCU1250-G
CK-V6-ML628-G-J	Xilinx Virtex-6 HXT ML628 Characterization Kit、Japan Specific	CK-U1-KCU1250-G-J

注記 : Virtex 6 FPGA キットをサポートする最後の ISE ツール バージョンは 13.4 です。

表 3 : Virtex-6 HXT FPGA ML630 Evaluation Kit for OTN

製品番号	説明	代替製品
EK-V6-ML630-G	Virtex-6 HXT FPGA ML630 Evaluation Kit for OTN	CK-U1-KCU1250-G
EK-V6-ML630-G-J	Virtex-6 HXT FPGA ML630 Evaluation Kit for OTN、 Japan Specific	CK-U1-KCU1250-G-J

注記 : Virtex 6 FPGA キットをサポートする最後の ISE ツール バージョンは 13.4 です。

キーデートおよび注文情報

LogiCORE、DisplayPort with Secondary Audio and SPDIF Interface

最終受注日 : 2015 年 9 月 28 日

最終出荷日 : 2015 年 10 月 12 日

Xilinx Virtex-6 HXT ML628 Characterization Kit

最終受注日 : 2016 年 1 月 4 日、または在庫がなくなった日のいずれか先に到来する日

最終出荷日 : 2016 年 1 月 29 日

Virtex-6 HXT FPGA ML630 Evaluation Kit for OTN

最終受注日 : 2016 年 1 月 4 日、または在庫がなくなった日のいずれか先に到来する日

最終出荷日 : 2016 年 1 月 29 日

テクニカル サポート

これらの製品についてのサポートは、ソリューション センター ([ザイリンクス アンサー 40174](#)) を参照してください。今後、これらの製品に対するサポートは、ツールの使用方法および発行済み資料に関する内容に限られます。

お問い合わせ

製品在庫に限りがある場合がございますので、製品の LTB (Last-Time-Buy) 注文は、上記のキーデート以前に時間的余裕をもってご注文ください。また、LTB 注文が現在の使用量レベルを超えることが予想される場合、ご注文の見通しをザイリンクス販売代理店までご連絡ください。すべての注文は、先着順の形で対応させていただきます。また、LTB 期限の 60 日以内の注文につきましては NCNR (Non-Cancellable and Non-Returnable) となります。その他ご不明な点、ご質問等ございましたら、ザイリンクス販売代理店までお問い合わせください。

重要なお知らせ : ザイリンクス カスタマー通知 (XCN、XDN、Quality Alert) リリースのお知らせは、ザイリンクスのサポートウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザインアドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、[ザイリンクス アンサー 18683](#) を参照してください。

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2015 年 9 月 14 日	1.0	初版

免責事項

本通知に基づいて貴殿または貴社（本通知の被通知者が個人の場合には「貴殿」、法人その他の団体の場合には「貴社」。以下同じ）に開示される情報（以下「本情報」といいます）は、ザイリンクスの製品を選択および使用することのためにのみ提供されます。適用される法律が許容する最大限の範囲で、(1) 本情報は「現状有姿」、および全て受領者の責任で (with all faults) という状態で提供され、ザイリンクスは、本通知をもって、明示、黙示、法定を問わず（商品性、非侵害、特定目的適合性の保証を含みますがこれらに限られません）、全ての保証および条件を負わない（否認する）ものとし、(2) ザイリンクスは、本情報（貴殿または貴社による本情報の使用を含む）に関係し、起因し、関連する、いかなる種類・性質の損失または損害についても、責任を負わない（契約上、不法行為上（過失の場合を含む）、その他のいかなる責任の法理によるかを問わない）ものとし、当該損失または損害には、直接、間接、特別、付随的、結果的な損失または損害（第三者が起こした行為の結果被った、データ、利益、業務上の信用の損失、その他あらゆる種類の損失や損害を含みます）が含まれるものとし、それは、たとえ当該損害や損失が合理的に予見可能であったり、ザイリンクスがそれらの可能性について助言を受けていた場合であったとしても同様です。ザイリンクスは、本情報に含まれるいかなる誤りも訂正する義務を負わず、本情報または製品仕様のアップデートを貴殿または貴社に知らせる義務も負いません。事前の書面による同意のない限り、貴殿または貴社は本情報を再生産、変更、頒布、または公に展示してはなりません。一定の製品は、ザイリンクスの限定的保証の諸条件に従うこととなるので、<http://japan.xilinx.com/legal.htm#tos> で見られるザイリンクスの販売条件を参照して下さい。IP コアは、ザイリンクスが貴殿または貴社に付与したライセンスに含まれる保証と補助的条件に従うこととなります。ザイリンクスの製品は、フェイルセーフとして、または、フェイルセーフの動作を要求するアプリケーションに使用するために、設計されたり意図されたりしていません。そのような重大なアプリケーションにザイリンクスの製品を使用する場合のリスクと責任は、貴殿または貴社が単独で負うものです。<http://japan.xilinx.com/legal.htm#tos> で見られるザイリンクスの販売条件を参照して下さい。

この通知は参照用として、英語版（XC15033、バージョン 1.0、2015 年 9 月 14 日リリース）を翻訳したものです。