

概要

この通知は、本体サイズが 31mm および 35mm の一部のモノリシック フリップチップ パッケージのリッドが、Forged (鋳造) から Stamped (プレス成形) へ変更されることをお知らせするものです。Virtex®-4、Virtex®-7、Kintex®-7 FPGA および Zynq®-7000 ファミリのデバイス パッケージがこの変更の対象となります。リッドの材質はこれまでと同じで、寸法および機能への影響もありません。ただし、形状 (リッドの形) は若干変更されています。

説明

Virtex-4、Virtex-7、Kintex-7 FPGA および Zynq-7000 ファミリの一部のモノリシック フリップチップ パッケージのリッドが、Forged から Stamped に変更されます。該当製品番号すべてについて、リッドの材質にはこれまでと同様のニッケルめっき処理された銅を使用し、パッケージの総厚にも変更はありません。Stamped リッドの平面部分は、現在採用されている Forged リッドより若干小さくなっています。

この変更は、ザイリンクス フリップチップ パッケージ製品全体でリッド デザインを統一化することを目的としています。Stamped リッドは業界で広く使用されているため、この変更に伴う特別なリスクや考慮事項はありません。信頼性および生産性は、Forged リッドと同等です。

該当製品

この変更は、[表 1](#) および [表 2](#) に記載されている XC コマーシャル (C)、インダストリアル (I)、および高信頼性 XQ グレード製品の全スピード グレード、パッケージ、温度範囲のデバイスに該当します。また、それらの SCD や EasyPath™ にも該当します。

表 1: 該当する Virtex-4 デバイス/パッケージ

デバイス	パッケージ - ピン	本体サイズ
XC4VFX40	FF(G)1152	35mm
XC4VFX60		
XC4VFX100		
XQ4VFX60	FF1152	
XQ4VFX100		

表 2: 該当する 7 シリーズ FPGA および Zynq-7000 デバイス/パッケージ

デバイス	パッケージ - ピン	本体サイズ
XC7K325T	FF(G)900	31mm
XC7K410T		
XC7Z035		
XC7Z045		
XC7Z100		
XC7K420T	FF(G)1156	35mm
XC7K480T	FF(G)1157	
XC7VX330T		
XC7VX415T		
XC7VX485T		
XC7V585T	FF(G)1158	
XC7VX415T		
XC7VX485T		

キーデータおよび注文情報

2018 年 1 月から Forged リッドを採用した製品と Stamped リッドを採用した製品の混在出荷を開始する予定です。スケジュールの詳細は、[XTP474](#) を参照してください。

トレーサビリティ

パーツの注文コードやトップ マーキングに変更はありません。リッドの変更箇所を次に示します。



図 1: リッドの変更箇所

品質評価データ

表 3 に、品質評価で使用したテスト ビークルと結果を示します。その他の品質評価データは、ご要望に応じて提供いたします。

表 3: 品質評価テスト

デバイス	パッケージ - ピン	TCB 1000 (-55C/125C)	結果
XC2V8000	FF(G)1152	0/25 x 3 ロット	合格
XC4VFX100	FF(G)1152	0/25 x 3 ロット	合格
XC7V585T	FF(G)1157	0/25 x 3 ロット	合格

お問い合わせ

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、[ザイリンクス テクニカル サポート](#)までお問い合わせください。

重要なお知らせ: ザイリンクス カスタマー通知 (XCN, XDN, Quality Alert) リリースのお知らせは、ザイリンクスのサポートウェブサイト (<https://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラータ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、[ザイリンクス アンサー 18683](#) を参照してください。

その他の資料

FAQ (XTP474): モノリシック FPGA フリップチップ パッケージの Forged リッドから Stamped リッドへの変更
<https://secure.xilinx.com/webreg/clickthrough.do?cid=f4783abc-d083-4cc2-9a75-5b1c954a16c2>

改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2016 年 4 月 18 日	1.0	初版
2016 年 4 月 25 日	1.1	表 1 から Virtex-II 製品を削除。
2016 年 7 月 4 日	1.2	Virtex-II に関連する記載を削除。
2016 年 10 月 31 日	1.3	混在出荷スケジュールおよびデット コード切り替えの記載を更新。
2016 年 11 月 1 日	1.4	混在出荷スケジュールおよびデット コード切り替えの記載を更新。
2017 年 6 月 26 日	1.5	混在出荷スケジュールを更新、FAQ のリンクに XTP474 を追加。

免責事項

本通知に基づいて貴殿または貴社（本通知の被通知者が個人の場合には「貴殿」、法人その他の団体の場合には「貴社」。以下同じ）に開示される情報（以下「本情報」といいます）は、ザイリンクスの製品を選択および使用することのためにのみ提供されます。製品番号適用される法律が許容する最大限の範囲で、(1) 本情報は「現状有姿」、およびすべて受領者の責任で (with all faults) という状態で提供され、ザイリンクスは、本通知をもって、明示、黙示、法定を問わず（商品性、非侵害、特定目的適合性の保証を含みますがこれらに限られません）、すべての保証および条件を負わない（否認する）ものとします。また、(2) ザイリンクスは、本情報（貴殿または貴社による本情報の使用を含む）に関係し、起因し、関連する、いかなる種類・性質の損失または損害についても、責任を負わない（契約上、不法行為上（過失の場合を含む）、その他のいかなる責任の法理によるかを問わない）ものとし、当該損失または損害には、直接、間接、特別、付随的、結果的な損失または損害（第三者が起こした行為の結果被った、データ、利益、業務上の信用の損失、その他あらゆる種類の損失や損害を含みます）が含まれるものとし、それは、たとえ当該損害や損失が合理的に予見可能であったり、ザイリンクスがそれらの可能性について助言を受けていた場合であったとしても同様です。ザイリンクスは、本情報に含まれるいかなる誤りも訂正する義務を負わず、本情報または製品仕様のアップデートを貴殿または貴社に知らせる義務も負いません。事前の書面による同意のない限り、貴殿または貴社は本情報を再生産、変更、頒布、または公に展示してはなりません。一定の製品は、ザイリンクスの限定的保証の諸条件に従うこととなるので、<https://japan.xilinx.com/legal.htm#tos> で見られるザイリンクスの販売条件を参照してください。IP コアは、ザイリンクスが貴殿または貴社に付与したライセンスに含まれる保証と補助的条件に従うこととなります。ザイリンクスの製品は、フェイルセーフとして、または、フェイルセーフの動作を要求するアプリケーションに使用するために、設計されたり意図されたりしていません。そのような重大なアプリケーションにザイリンクスの製品を使用する場合のリスクと責任は、貴殿または貴社が単独で負うものです。<https://japan.xilinx.com/legal.htm#tos> で見られるザイリンクスの販売条件を参照してください。

この通知は参照用として、英語版 (XCEN16004、バージョン 1.5、2017 年 6 月 26 日リリース) を翻訳したものです。