



# Virtex-4、Virtex-5 FPGA フリップ チップ パッケージのサブストレート ボール パッドのメタライゼーションの 変更

XCN16009 (v1.0) 2016 年 2 月 8 日

製品変更通知 – FYI

## 概要

この通知は、一部の Virtex®-4 および Virtex®-5 FPGA フリップ チップ パッケージに対して CuSOP という新たなサブストレート ボール パッドのメタライゼーションの評価が完了したことをお知らせするものです。

## 説明

ザイリンクスは、一部の Virtex®-4 および Virtex®-5 FPGA フリップ チップ パッケージに対して CuSOP という新たなサブストレート ボール パッドのメタライゼーションの評価を完了しました。CuSOP の採用は、ザイリンクスのサブストレートおよびアセンブリ サプライヤーに影響を与える業界における傾向です。CuSOP の使用により、ザイリンクスはカスタマーの長期的な需要に対応できるようになります。ザイリンクスは、この PCN-FYI のリリース時点で変更を反映した Virtex®-4 および Virtex®-5 の混在出荷を開始します。

対応する『Material Declaration Data Sheet (MDDS)』が更新される予定です。CuSOP は、Virtex®-6 および Virtex®-7 シリーズ FPGA 製品向けには既に特性評価済みで製造されています。この変更による、寸法、形状、機能への影響はありません。また、パッケージ サブストレートおよびはんだボールへの変更ありません。

## 該当製品

この変更は、コマーシャル (C) およびインダストリアル (I) グレードの該当 Virtex-4、Virtex-5 FPGA デバイスの全スピード グレード、パッケージ、温度範囲の製品に該当します。[表 1](#) および [表 2](#) に、該当デバイスおよびパッケージの組み合わせを示します。

表 1: 該当する Virtex-4 FPGA 製品

製品番号	パッケージ
XC4VFX12	SF(G)363
XC4VFX20	FF(G)672
XC4VFX60	FF(G)672
XC4VFX60	FF(G)1152
XC4VLX100	FF(G)1148
XC4VLX25	SF(G)363
XC4VLX25	FF(G)668
XC4VLX40	FF(G)1148
XC4VLX60	FF(G)668
XC4VLX60	FF(G)1148
XCE04L4	FF(G)1148
XCE04L6	FF(G)668
XCE04L6	FF(G)1148

© Copyright 2016 Xilinx, Inc. Xilinx, Xilinx のロゴ、Artix、ISE、Kintex、Spartan、Virtex、Zynq、およびこの文書に含まれるその他の指定されたブランドは、米国およびその他の各国のザイリンクス社の商標です。すべてのその他の商標は、それぞれの所有者に帰属します。

表 2: 該当する Virtex-5 FPGA 製品

製品番号	パッケージ
XC5VFX100T	FF(G)1136
XC5VFX30T	FF(G)665
XC5VFX70T	FF(G)1136
XC5VLX110	FF(G)1153
XC5VLX110T	FF(G)1136
XC5VLX155T	FF(G)1136
XC5VLX30	FF(G)676
XC5VLX30T	FF(G)665
XC5VLX330	FF(G)1760
XC5VLX50	FF(G)676
XC5VLX50	FF(G)1153
XC5VLX50T	FF(G)665
XC5VLX50T	FF(G)1136
XC5VLX85	FF(G)676
XC5VLX85	FF(G)1153
XC5VLX85T	FF(G)1136
XC5V SX95T	FF(G)1136
XCE05L11	FF(G)1153
XCE05L11T	FF(G)1136
XCE05L33	FF(G)1760

## キーデートおよび注文情報

ザイリンクスは、この PCN-FYI のリリース時点で変更を反映した Virtex®-4 および Virtex®-5 FPGA 該当 フリップ チップ製品の混在出荷を開始します。

## 品質評価データ

ザイリンクスは、6 シリーズおよび 7 シリーズ製品に CuSOP を採用した時点で、必要な評価すべてを完了し、問題なくパスしています。信頼性データは、[UG116](#) の「Product Reliability Monitor」から入手可能です。

## お問い合わせ

この通知に対する回答は必要ありません。その他ご不明な点、ご質問等ございましたら、[ザイリンクス テクニカル サポート](#)までお問い合わせください。

重要なお知らせ : ザイリンクス カスタマー通知 (XCN, XDN, Quality Alert) リリースのお知らせは、ザイリンクスのサポート ウェブサイト (<http://japan.xilinx.com/support>) から e-mail で受け取ることができます。アカウントご登録後、資料とデザイン アドバイザリ アラートにカスタマー変更通知が含まれるようにカスタマイズしてください。ザイリンクス サポート サイトでは、指定された製品に関する新規および更新情報、データシートやエラッタ、アプリケーション ノートなどに関するアラートを受け取ることができるサービスを提供しています。登録方法は、ザイリンクス アンサー 18683 を参照してください。  
<http://japan.xilinx.com/support/answers/18683.htm>

## 改訂履歴

次の表に、この文書の改訂履歴を示します。

日付	バージョン	内容
2016 年 2 月 8 日	1.0	初版

## Notice of Disclaimer

The information disclosed to you hereunder (the “Materials”) is provided solely for the selection and use of Xilinx products. To the maximum extent permitted by applicable law: (1) Materials are made available "AS IS" and with all faults, Xilinx hereby DISCLAIMS ALL WARRANTIES AND CONDITIONS, EXPRESS, IMPLIED, OR STATUTORY, INCLUDING BUT NOT LIMITED TO WARRANTIES OF MERCHANTABILITY, NON-INFRINGEMENT, OR FITNESS FOR ANY PARTICULAR PURPOSE; and (2) Xilinx shall not be liable (whether in contract or tort, including negligence, or under any other theory of liability) for any loss or damage of any kind or nature related to, arising under, or in connection with, the Materials (including your use of the Materials), including for any direct, indirect, special, incidental, or consequential loss or damage (including loss of data, profits, goodwill, or any type of loss or damage suffered as a result of any action brought by a third party) even if such damage or loss was reasonably foreseeable or Xilinx had been advised of the possibility of the same. Xilinx assumes no obligation to correct any errors contained in the Materials, or to advise you of any corrections or update. You may not reproduce, modify, distribute, or publicly display the Materials without prior written consent. Certain products are subject to the terms and conditions of the Limited Warranties which can be viewed at <http://www.xilinx.com/legal.htm#tos> ; IP cores may be subject to warranty and support terms contained in a license issued to you by Xilinx. Xilinx products are not designed or intended to be fail-safe or for use in any application requiring fail-safe performance; you assume sole risk and liability for use of Xilinx products in Critical Applications: [http://www.xilinx.com/publications/prod\\_mktg/safety-guidelines.pdf](http://www.xilinx.com/publications/prod_mktg/safety-guidelines.pdf).

この通知は参照用として、英語版 (XCN16009、バージョン 1.0、2016 年 2 月 8 日リリース) を翻訳したものです。